

Docket No.: SON-2834

(PATENT)

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re Patent Application of:

Koichi Maeyama et al

Application No.: 10/684,526

Confirmation No.: 4097

Filed: October 15, 2003

Art Unit: 2872

For: IMAGE PRODUCTION APPARATUS, IMAGE

DISPLAY APPARATUS, IMAGE DISPLAY METHOD AND OPTICAL MODULATION DEVICE ADJUSTMENT APPARATUS

Examiner: Not Yet Assigned

CLAIM FOR PRIORITY AND SUBMISSION OF DOCUMENTS

MS Patent Application Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Dear Sir:

Applicant hereby claims priority under 35 U.S.C. 119 based on the following prior foreign application filed in the following foreign country on the date indicated:

CountryApplication No.DateJapanP2003-319971September 11, 2003

In support of this claim, a certified copy of the said original foreign application is filed herewith.

Dated: April 2, 2004

Respectfully/submitted,

Rader, Fishman & Grauer PLLC Lion Bldg., 1233 20th Street, N.W. Washington, D.C. 20036

Ronald P. Kandren Registration No.: 24,104

(202)/955-3750

Atterneys for Applicant

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 Date of Application:

2003年 9月11日

出 願 番 号 Application Number:

人

特願2003-319971

[ST. 10/C]:

[JP2003-319971]

出 願 Applicant(s):

ソニー株式会社

e

2003年10月29日

特許庁長官 Commissioner, Japan Patent Office 今井康



【書類名】 特許願

【整理番号】 0300052206

【提出日】平成15年 9月11日【あて先】特許庁長官殿

【国際特許分類】 G02B 26/06 G02B 5/18

> G02B 27/18 G02B 27/50 H04N 5/74

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社内

【氏名】 前山 光一

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社内

【氏名】 秋山 義行

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社内

【氏名】 玉田 仁志

【発明者】

【住所又は居所】 東京都品川区北品川6丁目7番35号 ソニー株式会社内

【氏名】 菊池 啓記

【特許出願人】

【識別番号】 000002185

【氏名又は名称】 ソニー株式会社

【代理人】

【識別番号】 100094053

【弁理士】

【氏名又は名称】 佐藤 隆久

【先の出願に基づく優先権主張】

【出願番号】 特願2002-303661 【出願日】 平成14年10月17日

【手数料の表示】

【予納台帳番号】 014890 【納付金額】 21,000円

【提出物件の目録】

【物件名】 特許請求の範囲 1

【物件名】 明細書 1 【物件名】 図面 1 【物件名】 要約書 1 【包括委任状番号】 9707389

【書類名】特許請求の範囲

【請求項1】

光を変調させる光変調素子と、

入力信号に応じて、前記光変調素子を駆動する駆動回路と、

前記入力信号から生成され、前記光変調素子を駆動するための初期駆動信号を生成する 初期駆動信号生成回路と、

前記初期駆動信号に応じて前記光変調素子から射出される変調光の目標光強度と、前記駆動信号に応じて射出される変調光の強度から、前記目標光強度に対応する前記各光変調素子の駆動信号の値を求め、該求められた駆動信号を前記駆動回路に入力する補正手段とを有する画像生成装置。

【請求項2】

光源と、

印加された駆動信号に応じて変位又は変形する複数の電極を有し、前記電極は隣接する電極と段差を形成し、前記複数の電極の一方の面に入射された前記光源からの照明光を、前記段差に応じて変調させ、前記変調光を線状に配列し、1次元画像を結像する複数の光変調素子と、

前記変調光が照射され、画像を形成する画像表示手段と、

入力信号に応じて、前記光変調素子の電極に前記駆動信号を印加し駆動する駆動回路と

入力信号から生成され、前記光変調素子を駆動するための初期駆動信号を生成する初期 駆動信号生成回路と、

前記初期駆動信号生成回路と前記駆動回路との間に設けられ、前記初期駆動信号に応じて前記光変調素子から射出される変調光の目標光強度と、前記駆動信号に応じて射出される変調光の強度から、前記目標光強度に対応する前記各光変調素子の駆動信号の値を求め、該求められた駆動信号を前記駆動回路に入力する補正手段と

を有する画像表示装置。

【請求項3】

前記光変調素子から射出される変調光を測定可能な位置に脱着自在に設置され、前記各 光変調素子から射出される変調光の強度を測定し、前記各光変調素子に印加される駆動信 号と前記各光変調素子から前記駆動信号に応じて射出される変調光の強度との関係を示す 前記各光変調素子の変調特性を求める測定手段と

をさらに有する請求項2に記載の画像表示装置。

【請求項4】

前記光変調素子から射出される変調光を測定可能な位置に脱着自在に設置され、前記各 光変調素子から射出される変調光の強度を測定し、前記各光変調素子に印加される駆動信 号と前記各光変調素子から前記駆動信号に応じて射出される変調光の強度との関係を示す 前記各光変調素子の変調特性を求める測定手段と

をさらに有し、

前記補正手段は、求められた前記各光変調素子の変調特性から、前記初期駆動信号に応じて射出される前記目標光強度に対応する前記各光変調素子の前記駆動信号の値を求める 請求項2に記載の画像表示装置。

【請求項5】

前記補正手段は、前記初期駆動信号と、前記初期駆動信号に応じて射出される変調光の前記目標光強度との関係である目標変調特性を求め、前記駆動信号に対する前記目標光強度を設定する

請求項4に記載の画像表示装置。

【請求項6】

前記光源は、赤色、緑色、及び青色の単色光源を含み、

前記光変調素子は、前記単色光源から照射される単色照明光を変調する複数の光変調素 子がそれぞれ配列されてなる第1の光変調素子アレイと、第2の光変調素子アレイと、第 3の光変調素子アレイとを含む

請求項2に記載の画像表示装置。

【請求項7】

前記測定手段は、単色光源から照射される単色照明光を変調する複数の前記光変調素子が配列された複数の光変調素子アレイにおいて射出される変調光の強度から各光変調素子の変調特性を求め、

前記補正手段は、前記各光変調素子アレイを構成する各光変調素子の前記変調特性から、前記初期駆動信号に応じて設定される前記各光変調素子アレイを構成する各光変調素子の目標光強度に対応する駆動信号の値を求める

請求項4に記載の画像表示装置。

【請求項8】

前記補正手段は、前記各光変調素子アレイを構成する各光変調素子の目標変調特性を求め、前記目標光強度を設定する

請求項7に記載の画像表示装置。

【請求項9】

前記光源は、光変調素子アレイ毎に前記単色照明光を前記各光変調素子アレイを構成する光変調素子に同時に照射する第1の照明手段を有し、

前記補正手段は、電圧値を第1の変化範囲内に変化させて第1のテスト信号を生成し、 前記駆動回路を介して前記各光変調素子に印加する

請求項7に記載の画像表示装置。

【請求項10】

前記測定手段は、光変調素子アレイ毎に単色照明光を同時に照射する第1の照明手段によって照射された各光変調素子アレイを構成する各光変調素子が第1のテスト信号の電圧 値に応じて射出した変調光の光強度を測定し、前記各光変調素子の変調特性を求め、

前記補正手段は、該求められた各光変調素子の変調特性を用いて、前記各光変調素子アレイを構成する各光変調素子から射出された変調光の光強度と光変調素子位置との関係を示す色毎の照明プロファイルを求める

請求項7に記載の画像表示装置。

【請求項11】

前記補正手段は、前記色毎の照明プロファイルから、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求める

請求項10に記載の画像表示装置。

【請求項12】

前記補正手段は、

前記色毎の照明プロファイルから、赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求め、

前記各光変調素子アレイにおける前記白色輝度分布の最小値を、前記各光変調素子アレイを構成する光変調素子において実現する白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とから、前記光変調素子の目標変調特性を求める

請求項11に記載の画像表示装置。

【請求項13】

前記補正手段は、

前記各光変調素子アレイを構成する光変調素子を、光変調素子の位置によって、複数のグループに分割し、

前記色毎の照明プロファイルから、前記グループに分割された各光変調素子の目標変調 特性をそれぞれ個別に求める

請求項11に記載の画像表示装置。

【請求項14】

前記補正手段は、

前記色毎の照明プロファイルから、赤色、緑色、及び青色の単色光源により実現可能な

出証特2003-3089420

白色の輝度分布を求め、

所定のグループに分割された前記光変調素子における白色輝度分布の最小値を、前記光変調素子の白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とから、前記各光変調素子グループにおける光変調素子の目標変調特性を求める

請求項13に記載の画像表示装置。

【請求項15】

前記光源は、光変調素子アレイ毎に前記単色照明光を前記各光変調素子アレイを構成する光変調素子に同時に照射する第1の照明手段と、光変調素子毎に前記単色照明光を前記 各光変調素子アレイを構成する各光変調素子に照射する第2の照明手段とを有し、

前記補正手段は、前記第1の照明手段と前記第2の照明手段により、前記各光変調素子アレイを構成する各光変調素子の変調特性と、前記各光変調素子アレイにおける照明プロファイルとを個別に求める

請求項7に記載の画像表示装置。

【請求項16】

前記第2の照明手段が、前記各光変調素子アレイにおける各光変調素子を照射するとき

前記補正手段は、電圧値が第1の変化範囲内に変化する第1のテスト信号を生成し、前 記駆動回路を介して前記各光変調素子に印加し、

前記測定手段は、前記第2の照明手段によって照射された各光変調素子が前記第1のテスト信号の電圧値に応じて射出した変調光の光強度を測定し、前記各光変調素子の変調特性を求める

請求項15に記載の画像表示装置。

【請求項17】

前記第1の照明手段が、前記各光変調素子アレイを構成する各光変調素子を照射すると き、

前記補正手段は、電圧値が第2の変化範囲内に変化する第2のテスト信号を生成し、前記駆動回路を介して前記各光変調素子に印加する

請求項15に記載の画像表示装置。

【請求項18】

測定手段は、前記第1の照明手段によって照射された各光変調素子アレイの各光変調素 子が前記第2のテスト信号の電圧値に応じて変形または変位し、射出した変調光の光強度 を測定し、

前記補正手段は、該測定された各光変調素子からの変調光の光強度から、前記各光変調素子アレイを構成する光変調素子の照明プロファイルを求める

請求項17に記載の画像表示装置。

【請求項19】

前記補正手段は、前記個別に求められた各光変調素子の変調特性及び前記色毎の照明プロファイルから、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求める 請求項18に記載の画像表示装置。

【請求項20】

前記補正手段は、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、前記赤色、緑色、 及び青色の単色光源により実現可能な白色の輝度分布を求め、

前記各光変調素子アレイにおける白色輝度分布の最小値を、前記各光変調素子アレイを 構成する光変調素子において実現する白色の目標最大輝度とし、

所定の変調特性関数と前記白色の目標最大輝度とから、前記光変調素子の目標変調特性 を求める

請求項19に記載の画像表示装置。

【請求項21】

前記補正手段は、

前記各光変調素子アレイを構成する前記光変調素子を、光変調素子の位置によって、複数のグループに分割し、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、グループに分割された前記光変調素子の目標変調特性をそれぞれ個別に求める

請求項19に記載の画像表示装置。

【請求項22】

前記補正手段は、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、赤色、緑色、及び 青色の単色光源により実現可能な白色の輝度分布を求め、

所定のグループに分割された前記光変調素子における白色輝度分布の最小値を、光変調素子において実現する白色の目標最大輝度とし、

所定の変調特性関数と前記白色の目標最大輝度とから、前記各光変調素子グループにおける光変調素子の目標変調特性を求める

請求項21に記載の画像表示装置。

【請求項23】

前記赤色光源から射出された照明光は、前記緑色光源から射出された照明光、及び前記 青色光源から射出された照明光と直交する方向に射出する

請求項6に記載の画像表示装置。

【請求項24】

前記各単色光源からの単色照明光の断面の形状を線状に変換し、前記第1の光変調素子アレイと、第2の光変調素子アレイと、第3の光変調素子アレイにそれぞれ照射する照明 光学系と

をさらに有する請求項6に記載の画像表示装置。

【請求項25】

前記各照明光学系において、

照明光の断面を成形する第1の成形手段と、

前記第1の成形手段の後に設けられ、前記第1の成形手段に成形された照明光を収束する第1の収束レンズと、

前記第1の収束レンズで収束された照明光を前記各光変調素子アレイに偏向する第1の 偏向ミラーと

を有する請求項24に記載の画像表示装置。

【請求項26】

前記第1の光変調素子アレイの各光変調素子に変調される赤色の変調光と、前記第2の 光変調素子アレイの各光変調素子に変調される緑色の変調光と、前記第3の光変調素子ア レイの各光変調素子に変調される青色の変調光とを合成する色合成手段と

をさらに有する請求項6に記載の画像表示装置。

【請求項27】

前記色合成手段において、

前記第1の光変調素子アレイの各光変調素子に変調される赤色の変調光と、前記第2の 光変調素子アレイの各光変調素子に変調される緑色の変調光とを合成する第1の色合成フィルタと、

前記第3の光変調素子アレイの各光変調素子に変調される青色の変調光と、前記第1の 色合成フィルタから射出される光とを合成する第2の色合成フィルタと

を有する請求項26に記載の画像表示装置。

【請求項28】

前記各光変調素子により変調され、1次元画像を表示する表示用光と画像表示に用いない非表示用光とを分離する表示光分離手段と

をさらに有する請求項6に記載の画像表示装置。

【請求項29】

前記各光変調素子において、照明光学系からの照明光が回折され、複数の次数の回折光

を含む変調光が射出され、

前記表示光分離手段において、前記表示用光として、前記変調光から±1次回折光が分 離される

請求項28に記載の画像表示装置。

【請求項30】

前記表示光分離手段において、

前記複数の次数の回折光を含む変調光を反射する凹面ミラーと、

前記凹面反射ミラーと対向して配置され、前記凹面反射ミラーから反射された回折光の うちの前記非表示用光を透過させる開口部が設けられ、前記凹面反射ミラーから反射され た回折光のうちの前記表示用光を再び前記凹面反射ミラーへ反射する凸面反射ミラーと を有する請求項28に記載の画像表示装置。

【請求項31】

前記表示光分離手段に分離された前記表示用光の断面を線状にする第2の成形手段と、 前記表示光分離手段により分離された前記表示用光を前記第2の成形手段に偏向する第 2の偏向ミラーと

を有する請求項28に記載の画像表示装置。

【請求項32】

前記変調光の強度を測定する前記測定手段の前に、表示用光の断面を線状にする第2の 成形手段が設置され、

前記測定手段において、前記各光変調素子からの変調光を測定し、該各光変調素子から の変調光の光強度に応じた電気信号を生成する光測定器と、

光軸上に設置され、前記複数の光変調素子の各々からの変調光を前記光測定器へ偏向す る第3の偏向ミラーと、

前記光測定器と前記第3の偏向ミラーとの間に配置され、前記第3の偏向ミラーで反射 された光を収束する第2の収束レンズと

を有する請求項7に記載の画像表示装置。

【請求項33】

前記入力信号に応じて回転し、表示用光を画像表示手段に走査し、前記画像表示手段に 2次元画像を形成する走査手段と、

表示光の断面を線状にする第2の成形手段から射出された表示用光を前記走杳手段に投 射する投射光学系と

を有する請求項7に記載の画像表示装置。

【請求項34】

印加された該駆動信号に応じて変位又は変形する複数の電極を有し、前記電極は隣接す る電極と段差を形成し、前記複数の電極の一方の面に入射された光源からの照明光を、前 記段差に応じて変調させる複数の光変調素子から射出され、線状に配列されて1次元画像 を結像する前記変調光を、平面上に走査し、2次元画像を表示する画像表示方法であって

画像を表示する前に、入力信号から生成された初期駆動信号に応じて前記光変調素子に より射出される前記変調光の目標光強度と、前記駆動信号に応じて射出される変調光の光 強度から、該目標光強度に対応する前記各光変調素子の前記駆動信号の値を求める駆動信 号補正工程と、

画像を表示する時に、前記求められた駆動信号を前記各光変調素子に印加し、前記各光 変調素子を駆動する工程と

を有する画像表示方法。

【請求項35】

前記駆動信号補正工程において、

前記各光変調素子からの変調光を測定し、前記各光変調素子の変調特性を求める第1の 工程と、

求められた前記各光変調素子の変調特性から、前記初期駆動信号に応じて射出される前

記目標光強度に対応する前記各光変調素子の前記駆動信号の値を求める第2の工程と を有する請求項34に記載の画像表示方法。

【請求項36】

前記光源は、赤色、緑色、及び青色の単色光源を含み、

前記光変調素子は、前記赤色、緑色、及び青色の単色光源からの単色照明光をそれぞれ 変調する、複数の光変調素子がそれぞれ配列されてなる第1の光変調素子アレイと、第2 の光変調素子アレイと、第3の光変調素子アレイとを含む

請求項34に記載の画像表示方法。

【請求項37】

前記第1の工程は、単色光源からの単色照明光をそれぞれ変調し、複数の光変調素子が 配列されてなる複数の光変調素子アレイにおける各光変調素子の変調特性を求める工程を 有し、

前記第2の工程は、求められた前記色毎の各光変調素子の変調特性から、前記初期駆動 信号に応じて、前記各光変調素子アレイを構成する各光変調素子から射出される変調光の 前記目標光強度に対応する駆動信号の値を求める工程を有する

請求項35に記載の画像表示方法。

【請求項38】

前記第2の工程は、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求 め、前記目標光強度を設定する工程を有する

請求項37に記載の画像表示方法。

【請求項39】

前記第1の工程において、

前記各単色光源は、単色照明光を前記各光変調素子アレイを構成する光変調素子に同時 に照射し、

前記各光変調素子アレイを構成する各光変調素子の変調特性を求め、

前記第2の工程において、

求められた前記各光変調素子の変調特性より、前記各光変調素子アレイを構成する各光 変調素子から射出された変調光の光強度と光変調素子位置との関係を示す色毎の照明プロ ファイルを求める

請求項37に記載の画像表示方法。

【請求項40】

前記第1の工程は、

電圧値が第1の範囲内に変化する第1のテスト信号を生成し、前記各光変調素子に印加 する工程と、

前記第1のテスト信号の電圧値に応じた前記各光変調素子からの変調光の光強度を測定 する工程と

を有する請求項39に記載の画像表示方法。

【請求項41】

前記第2の工程は、前記色毎の照明プロファイルから、前記各光変調素子アレイにおけ る光変調素子の目標変調特性を求める工程を有する

請求項39に記載の画像表示方法。

【請求項42】

前記第2の工程は、

前記色毎の照明プロファイルから、赤色、緑色、及び青色の単色光源により実現可能な 白色の輝度分布を求める工程と、

前記各光変調素子アレイにおける前記白色輝度分布の最小値を、前記各光変調素子アレ イを構成する光変調素子において実現する白色の目標最大輝度とする工程と、

所定の変調特性関数と前記白色の目標最大輝度とから、前記光変調素子の目標変調特性 を求める工程と

を有する請求項41に記載の画像表示方法。

【請求項43】

前記第2の工程は、

前記各光変調素子アレイを構成する光変調素子を、光変調素子の位置によって、複数の グループに分割する工程と、

前記色毎の照明プロファイルから、グループに分割された前記光変調素子の目標変調特性を個別に求める工程と

を有する請求項41に記載の画像表示方法。

【請求項44】

前記第2の工程は、

前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求める工程と、

所定のグループに分割された前記光変調素子における白色輝度分布の最小値を、光変調素子の白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とを用い、前記光変調素子の目標変調特性を求める工程と

を有する請求項43に記載の画像表示方法。

【請求項45】

前記第1の工程において、

画像を表示する前に、光変調素子毎に前記各単色光源からの単色照明光を前記各光変調素子アレイを構成する各光変調素子に照射し、光変調素子から射出される変調光を測定し、光変調素子の変調特性を求める第3の工程

を有する請求項37に記載の画像表示方法。

【請求項46】

前記第3の工程は、

電圧値が第1の範囲内に変化する第1のテスト信号を前記各光変調素子に印加する工程と、

前記第1のテスト信号の電圧値に応じて前記各光変調素子から射出される変調光の光強度を測定し、前記各光変調素子の変調特性を求める工程と

を有する請求項45に記載の画像表示方法。

【請求項47】

前記第1の工程は、

画像を表示する際に、光変調素子アレイ毎に前記各単色光源からの照明光を前記各光変調素子アレイを構成する光変調素子に同時に照射し、前記各光変調素子の照明プロファイルを求める第4の工程

を有する請求項37に記載の画像表示方法。

【請求項48】

前記第4の工程は、

電圧値が第2の範囲内に変化する第2のテスト信号を生成し、前記駆動回路を介して前記各光変調素子に印加する工程と、

前記第2のテスト信号の電圧値に応じて各光変調素子から射出される変調光の光量を測定し、前記色毎の照明プロファイルを求める工程と

を有する請求項47に記載の画像表示方法。

【請求項49】

前記第2の工程は、前記各光変調素子の変調特性および前記色毎の照明プロファイルから、前記各光変調素子アレイにおける光変調素子の目標変調特性を求める工程

を有する請求項39に記載の画像表示方法。

【請求項50】

前記第2の工程は、

前記各光変調素子の変調特性および前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求める工程と、

前記各光変調素子アレイにおける前記白色輝度分布の最小値を、前記各光変調素子アレ

イを構成する光変調素子において実現する白色の目標最大輝度とする工程と、

所定の変調特性関数と、前記白色の目標最大輝度とを用い、前記光変調素子の目標変調 特性を求める工程と

を有する請求項49に記載の画像表示方法。

【請求項51】

前記第2の工程は、

前記各光変調素子アレイにおける複数の光変調素子を、光変調素子の位置によって、複数のグループに分割する工程と、

前記各光変調素子の変調特性および前記色毎の照明プロファイルから、グループに分割された光変調素子の目標変調特性を個別に求める工程と

を有する請求項49に記載の画像表示方法。

【請求項52】

前記第2の工程は、

前記各光変調素子の変調特性および前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求める工程と、

前記各光変調素子グループにおける白色輝度分布の最小値を、前記光変調素子の白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とを用い、前記各光変調素子グループにおける光変調素子の目標変調特性を求める工程と

を有する請求項51に記載の画像表示方法。

【請求項53】

光源と、

印加された駆動信号に応じて変位又は変形する複数の電極を有し、前記電極は隣接する電極と段差を形成し、前記複数の電極の面に入射された前記光源からの照明光を、前記段差に応じて変調させて前記変調光を線状に配列し、1次元画像を結像する複数の光変調素子と、

入力信号に応じて、前記各光変調素子の電極に前記駆動信号を印加し駆動する駆動回路 と、

入力信号から生成され、前記光変調素子を駆動するための初期駆動信号を生成する初期 駆動信号生成回路と、

前記光変調素子から射出された変調光を測定可能な位置に脱着自在に設置され、前記各 光変調素子から射出された変調光の強度を測定し、前記各光変調素子に印加される駆動信 号と前記各光変調素子から射出される変調光の光強度との関係である前記各光変調素子の 変調特性を求める測定手段と、

前記初期駆動信号生成回路と前記駆動回路との間に設けられ、測定された前記各光変調素子の前記変調特性と、前記初期駆動信号に応じて前記光変調素子により射出される変調光の目標光強度から、該目標光強度に対応する前記各光変調素子の前記駆動信号の値を求め、該求められた駆動信号を前記駆動回路に入力する補正手段と

を有する光変調素子調整装置。

【請求項54】

前記補正手段は、前記初期駆動信号と前記初期駆動信号に応じて前記光変調素子により 射出される変調光の目標光強度との関係である目標変調特性を求め、前記目標光強度を設 定する

請求項53に記載の光変調素子調整装置。

【請求項55】

前記測定手段は、前記各光変調素子からの変調光の強度を測定し、測定された光強度に 応じた電気信号を生成する光測定器と

を有する請求項53に記載の光変調素子調整装置。

【請求項56】

前記測定手段は、前記各光変調素子からの変調光を前記光測定器へ偏向する偏向ミラーと

を有する請求項55に記載の光変調素子調整装置。

【請求項57】

前記光源は、赤色、緑色、及び青色の単色光源を含み、

前記光変調素子は、前記赤色、緑色、及び青色の単色光源からの単色照明光をそれぞれ 変調する、複数の光変調素子がそれぞれ配列されてなる第1の光変調素子アレイと、第2 の光変調素子アレイと、第3の光変調素子アレイとを含む

請求項53に記載の光変調素子調整装置。

【請求項58】

前記測定手段は、単色光源からの単色照明光を変調し、複数の光変調素子が配列された 複数の光変調素子アレイにおける各光変調素子の変調光の変調特性を求め、

前記補正手段は、求められた変調特性から、前記初期駆動信号に応じて前記各光変調素 子アレイを構成する各光変調素子から射出される変調光の前記目標値光強度に対応する駆 動信号の値を求める

請求項53に記載の光変調素子調整装置。

【請求項59】

前記補正手段は、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求め 、前記目標光強度を設定する

請求項58に記載の光変調素子調整装置。

【請求項60】

前記光源は、光変調素子アレイ毎に前記単色照明光を前記各光変調素子アレイを構成する光変調素子に同時に照射する第1の照明手段を有し、

前記補正手段は、電圧値が第1の変化範囲内に変化する第1のテスト信号を生成し、前記駆動回路を介して前記各光変調素子に印加する

請求項58に記載の光変調素子調整装置。

【請求項61】

前記測定手段は、光変調素子アレイ毎に前記単色照明光を光変調素子に同時に照射する前記第1の照明手段によって照射され、前記第1のテスト信号の電圧値に応じて射出される変調光の光強度を測定し、前記各光変調素子の変調特性を求め、

前記補正手段は、求められた各光変調素子の変調特性から、前記各光変調素子アレイを構成する各光変調素子から射出される変調光の光強度と光変調素子位置との関係を示す色 毎の照明プロファイルを求める

請求項58に記載の光変調素子調整装置。

【請求項62】

前記補正手段は、前記色毎の照明プロファイルから、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求める

請求項61に記載の光変調素子調整装置。

【請求項63】

前記補正手段は、

前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求め、

前記各光変調素子アレイにおける前記白色輝度分布の最小値を、前記各光変調素子アレイを構成する光変調素子において実現する白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とを用い、前記光変調素子の目標変調特性を求める

請求項62に記載の光変調素子調整装置。

【請求項64】

前記補正手段は、

前記各光変調素子アレイを構成する光変調素子を、光変調素子の位置によって、複数の グループに分割し、

前記色毎の照明プロファイルから、グループに分割された光変調素子の目標変調特性を それぞれ個別に求める



【請求項65】

前記補正手段は、

前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求め、

所定のグループに分割された前記光変調素子における白色輝度分布の最小値を、前記光変調素子の白色の目標最大輝度とし、所定の変調特性関数と前記白色の目標最大輝度とから、前記各光変調素子グループにおける光変調素子の目標変調特性を求める

請求項64に記載の光変調素子調整装置。

【請求項66】

前記光源は、光変調素子アレイ毎に前記単色照明光を前記各光変調素子アレイを構成する光変調素子に同時に照射する第1の照明手段と、光変調素子毎に前記単色照明光を前記 各光変調素子アレイを構成する各光変調素子に照射する第2の照明手段とを有し、

前記補正手段において、前記第1の照明手段と前記第2の照明手段により、前記各光変調素子アレイを構成する各光変調素子の変調特性と、前記各光変調素子アレイにおける照 明プロファイルとを個別に求める

請求項58に記載の光変調素子調整装置。

【請求項67】

前記第2の照明手段が、前記各光変調素子アレイにおける各光変調素子を照射するとき

前記補正手段は、電圧値が第1の変化範囲内に変化する第1のテスト信号を生成し、前記駆動回路を介して前記各光変調素子に印加し、

前記測定手段は、前記第2の照明手段によって照射された各光変調素子が前記第1のテスト信号の電圧値に応じて射出した変調光の光強度を測定し、前記各光変調素子の変調特性を求める

請求項66に記載の光変調素子調整装置。

【請求項68】

前記第1の照明手段が、前記各光変調素子アレイを構成する各光変調素子を照射すると き、

前記補正手段は、電圧値が第2の変化範囲内に変化する第2のテスト信号を生成し、前 記駆動回路を介して前記各光変調素子に印加する

請求項65に記載の光変調素子調整装置。

【請求項69】

測定手段は、前記第1の照明手段によって照射された各光変調素子アレイの各光変調素子が前記第2のテスト信号の電圧値に応じて変形又は変位し、射出した変調光の光強度を 測定し、

前記補正手段は、該測定された各光変調素子からの変調光の光強度から、前記各光変調素子アレイを構成する各光変調素子の照明プロファイルを求める

請求項68に記載の光変調素子調整装置。

【請求項70】

前記補正手段は、前記個別に求められた各光変調素子の変調特性及び前記色毎の照明プロファイルから、前記各光変調素子アレイを構成する光変調素子の目標変調特性を求める 請求項69に記載の光変調素子調整装置。

【請求項71】

前記補正手段は、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求め、

前記各光変調素子アレイにおける白色輝度分布の最小値を、前記各光変調素子アレイを 構成する光変調素子において実現する白色の目標最大輝度とし、所定の変調特性関数と前 記白色の目標最大輝度とから、前記光変調素子の目標変調特性を求める 請求項70に記載の光変調素子調整装置。

【請求項72】

前記補正手段は、

前記各光変調素子アレイを構成する光変調素子を、光変調素子の位置によって、複数の グループに分割し、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、グループに分割された前記光変調素子の目標変調特性をそれぞれ個別に求める

請求項70に記載の光変調素子調整装置。

【請求項73】

前記補正手段は、

前記各光変調素子の変調特性及び前記色毎の照明プロファイルから、前記赤色、緑色、及び青色の単色光源により実現可能な白色の輝度分布を求め、

所定のグループに分割された前記光変調素子における白色輝度分布の最小値を、光変調素子の白色の目標最大輝度とし、

所定の変調特性関数と前記白色の目標最大輝度とから、前記各光変調素子グループにおける光変調素子の目標変調特性を求める

請求項72に記載の光変調素子調整装置。

【請求項74】

複数の画素素子と、駆動信号を前記複数の画素素子に印加する駆動回路とを有し、前記 複数の画素素子により形成され、複数の画素が行列状に配置される複数のフレームを連続 的に表示する画像表示装置であって、

所定の対象画素を表示する際に、駆動信号データを、前記駆動回路に入力する際に生じる対象画素素子の駆動信号の量子化誤差を、表示中の現フレームにおける前記対象画素の近傍の複数の画素、及び該現フレームの後に表示されるフレームにおける所定範囲内の複数の画素に割振り、前記割振られた量子化誤差を、複数の画素素子の駆動信号データに加算し、前記駆動回路に入力する駆動信号供給手段を有する

画像表示装置。

【請求項75】

前記駆動信号供給手段は、

前記ビット幅がmである駆動信号データを、mより小さいビット数がnとなる上位ビット部と、ビット数がm-nとなる下位ビット部とに分割するデータ分割手段と、

前記下位ビット部と直前の誤差割振り処理で割振られた前の誤差とを加算し、誤差の総和を出力する第1の加算手段と、

所定のしきい値が設けられており、前記第1の加算手段が出力した前記誤差の総和を前記しきい値と比較し、該比較の結果から、第1のデータ、又は、第2のデータを出力する誤差丸め処理手段と、

前記上位ビット部と、前記誤差丸め処理手段が出力した前記第1のデータ、又は、第2のデータとを加算して、ビット幅がnビットとなる駆動信号データを前記駆動回路に入力する第2の加算手段と、

前記誤差丸め処理手段が出力した前記第1のデータ、又は、第2のデータと、前記第1 の加算手段が出力した前記誤差の総和とを減算し、現在の誤差として出力する減算手段と

前記減算手段が出力した前記現在の誤差に所定の重み係数を掛け、前記現フレーム内における前記対象画素の近傍の複数の画素、及び、前記現フレームの後に表示されるフレームの所定範囲内の複数の画素に割振り、該割振られた現在の誤差を前記第1の加算手段に入力する誤差割振り手段と

を有する請求項74に記載の画像表示装置。

【請求項76】

光源と、印加された駆動信号に応じて変位又は変形する複数の電極を有し、隣接する前 記電極と段差を形成し、前記複数の電極の一方の面に入射された前記光源からの照明光を



、前記段差に応じて変調させて前記変調光を線状に配列し、一列の画素からなる1次元画像を結像する複数の光変調素子と、前記駆動信号を前記各光変調素子における前記複数の電極に印加する駆動回路とを有し、前記変調光を照射される前記一列の画素が画像表示手段に展開されてなる2次元画像を含む複数のフレームを連続的に表示する画像表示装置であって、

前記各光変調素子の駆動信号データを出力する第1の駆動信号供給手段と、

所定の対象画素を表示する際に、駆動信号データを、前記駆動回路に入力する際に生じる変調素子の駆動信号の量子化誤差を、表示中の現フレーム内における前記対象画素の近傍の複数の画素、及び該現フレームの後に表示されるフレームにおける所定範囲内の複数の画素に割振り、前記割振られた量子化誤差を、複数の光変調素子の駆動信号データに加算し、前記駆動回路に入力する第2の駆動信号供給手段と

を有する画像表示装置。

【請求項77】

前記第2の駆動信号供給手段は、

前記ビット幅がmである駆動信号データを、mより小さいビット数がnとなる上位ビット部と、ビット数がm-nとなる下位ビット部とに分割するデータ分割手段と、

前記下位ビット部と直前の誤差割振り処理で割振られた前の誤差とを加算し、誤差の総和を出力する第1の加算手段と、

所定のしきい値が設けられており、前記第1の加算手段が出力した前記誤差の総和を前記しきい値と比較し、該比較の結果から、第1のデータ、又は、第2のデータを出力する誤差丸め処理手段と、

前記上位ビット部と、前記誤差丸め処理手段が出力した前記第1のデータ、又は、第2のデータとを加算して、ビット幅がnビットとなる駆動信号データを前記駆動回路に入力する第2の加算手段と、

前記誤差丸め処理手段が出力した前記第1のデータ、又は、第2のデータと、前記第1 の加算手段が出力した前記誤差の総和とを減算し、現在の誤差として出力する減算手段と

前記減算手段が出力した前記現在の誤差に所定の重み係数を掛け、前記現フレーム内に おける前記対象画素の近傍の複数の画素、及び、前記現フレームの後に表示されるフレー ムの所定範囲内の複数の画素に割振り、該割振られた現在の誤差を前記第1の加算手段に 入力する誤差割振り手段と

を有する請求項76に記載の画像表示装置。

【書類名】明細書

【発明の名称】画像生成装置、画像表示装置、画像表示方法、及び光変調素子調整装置 【技術分野】

$[0\ 0\ 0\ 1\]$

本発明は、例えば、光を回折又は反射させる回折格子型光バルブなどの光回折変調素子 を用いて二次元画像を生成あるいは表示する画像生成装置、画像表示装置、画像表示方法 、および光変調素子調整装置に関する。

【背景技術】

$[0\ 0\ 0\ 2]$

プロジェクターやプリンターなどの画像形成装置において、画像の解像度を上げるには 、1次元の画像表示素子からの光束を光走査手段で走査しながら画像形成手段に投影し、 2次元画像を形成する方法が知られている(例えば、特許文献1参照)。1次元の画像表 示素子として、米国Silicon Light Machine社が開発した回折ライト・バルブ (GLV: Grat) ing Light Valve)が知られている(例えば、特許文献2、特許文献3参照)。

GLVは光の回折を利用したマイクロマシン位相反射型回折格子より成っている。GL Vを用いれば、光の階調を電気的にコントロールすることにより画像表示が可能となる。

例えば、GLVにおいて、数μmのリボン電極数本で1画素を形成する画素素子とし、 その画素素子を1次元方向に数百~数千個配置する。当該複数の画素素子からなる1次元 画像素子GLVは1次元空間変調器として機能し、1次元方向に集光した照明光をGLV にて変調した後にガルバノミラー(ポリゴンミラー)等で水平方向に走査することによっ て、2次元表示画像は形成される。

通常の2次元表示装置と比較して、GLVを用いた場合は、画面の縦方向の画素数は1 次元方向の画素数と同じになるが、横方向は少なくとも1画素幅あれば良いので、2次元 画像表示に必要な画素(ピクセル)数は少なくて済む。また、GLVの能動領域は、その 寸法を小さく構成することが可能であり、高い解像度、高速なスイッチング速度及び広い 帯域幅の表示が可能である一方、低い印加電圧で動作されるので、非常に小型化された表 示装置を実現することが期待されている。

$[0\ 0\ 0\ 4\]$

このような1次元画像表示素子GLVを用いた画像表示装置は、通常の二次元画像表示 装置、例えば、液晶パネルなどを用いた投射型表示装置と比べて、GLV自体に画素間の 境界が存在しないため、極めて滑らかで自然な画像表現が可能である。さらに、三原色で ある赤色、緑色、青色のレーザを光源とし、これらの光を混合することで、極めて広い、 自然な色再現範囲の画像が表現できるなど、従来にない優れた表示性能を有している。

【特許文献1】米国特許第5982553号

【特許文献2】特許公報第3164824号

【特許文献3】米国特許第5841579号

【発明の開示】

【発明が解決しようとする課題】

$[0\ 0\ 0\ 5]$

しかし、実際に、例えば、1080画素素子を含むGLVをスキャンして得た1080 ×1920画素の画像表示装置において、良好な画像表示を全画素で実現することは容易 ではない。その理由は、通常デバイス製造上画素素子を構成するリボン電極の形状や表面 状態を表示領域全体に対して均一に作製することが難しい。そのため素子を動作させない 状態でもnm程度の凹凸が発生するため、変調器としてのGLVは、画素素子ごとに変調 特性(駆動電圧ー変調光輝度)が変動する。その結果、画面上に輝度の不均一性が生じ、 例えば、均一な黒画像を得ることが出来ない問題があった。

また、画素毎に設けられ、輝度の階調を調整する駆動回路特性自体にバラツキが存在す るため、画素素子の変調特性を均一にすることも容易ではない。例えば、リボン電極を n mレベルで移動させる駆動信号の誤差により、GLVの可動リボン電極の移動量がばらつ



き、画素素子変調特性の変動を生じる。

以上のような変調特性のバラツキが表示画像上1画素から数画素単位の横縞として認識 され画質の劣化を招いていた。

[0006]

また、1次元画像素子であるGLVを照明するために、照明光は1次元方向に集光されて、1列となるGLVに照射する。この場合、全照明領域内に、照明光強度を均一にすることは容易ではない。光学設計並びに初期調整で均一照明を実現できたとしても、温度変化や経時変化による光源や光学系の変動の影響があるため常に均一な照明光を実現することは難しい。このような照明の不均一性は単色では比較的目立たないが、カラー画像のように色を重ねた場合、画面全体で色異常として認識され画質の劣化を招く。特にレーザープロジェクターのように色毎に個別の照明系を使用する場合には、このような色の不均一性が起こり易い。

[0007]

また、画素素子に印加する駆動信号の処理により画質を劣化することが生じる可能性がある。

通常、前段の回路から入力されたディジタル駆動信号は、D/A変換回路でアナログ信号に変換され、駆動回路に入力されて、画素素子に印加される。

D/A変換回路と駆動回路のビット幅は前段回路より小さい場合に、前段のビット幅の大きい信号がD/A変換回路と駆動回路に入力されると、該信号の下位のビットはカットされて、信号は間引きされ、信号の値は比較的に不連続になる、言い換えれば、量子化(ディジタル化)される。

このように量子化された駆動信号は、階調が粗くなり、前段回路での駆動信号に比べ、 誤差が生じる。これは量子化誤差と言う。

この量子化誤差によって、画面上に画素間の不連続性が生じる。人間の目の感度が高いので、このような画素間僅かの不連続性は、不自然な表示として人間に認識される。特に、GLVからの光を走査して2次元画像を表示する表示装置において、1次元画像を画面上に走査することによって、1次元画像での異常な点は、画面上に横縞になって、さらに感知しやすくなる。

[0008]

また、GLVを用いた画像表示装置は、小型化しつつ、高品質のカラー映像を表示するために、光源、各光学部品の配置などの構造上の改善が必要である。特にレーザープロジェクターのように色毎に個別の照明系を使用する場合には、いかに表示装置のサイズを減少しながら、各色の照明光を質良く合成し、不必要な照明光成分を効率よく取り除き、画像表示に用いる照明光にノイズを少なくすることを実現するかは技術上、問題となっている。

[0009]

本発明は、このような課題を鑑みてなされ、その第1の目的は、表示画面上に生じる輝度と色の不均一性を低減することができる画像生成装置、画像表示装置及び画像表示方法 を提供することにある。

また、本発明の第2の目的は、変調素子の変調特性の不均一性を検出して補正することができる光変調素子調整装置を提供することにある。

また、本発明の第3の目的は、コンパクトに構成することができる画像表示装置を提供 することにある。

また、本発明の第4の目的は、GLVを用いた画像表示装置において、駆動信号の量子 化処理により生じた量子化誤差による画像不連続性を抑えることができる画像表示装置を 提供することにある。

【課題を解決するための手段】

$[0\ 0\ 1\ 0]$

上記課題を解決するために、本発明の第1の観点に係る画像生成装置は、光を変調させる光変調素子と、入力信号に応じて、光変調素子を駆動する駆動回路と、入力信号から生

成され、光変調素子を駆動するための初期駆動信号を生成する初期駆動信号生成回路と、 初期駆動信号に応じて光変調素子から射出される変調光の目標光強度と、駆動信号に応じ て射出される変調光の強度から、目標光強度に対応する各光変調素子の駆動信号の値を求 め、該求められた駆動信号を駆動回路に入力する補正手段とを有する。

[0011]

上記の第1の観点に係る画像生成装置は、入力信号から初期駆動信号生成回路によって 生成された初期駆動信号を補正する補正手段を設け、該補正手段は、初期駆動信号に応じ て光変調素子から射出される変調光に予め目標光強度を設定し、駆動信号に応じた変調光 の光強度の測定結果から、該目標光強度を有する変調光を射出するような各光変調素子の 駆動信号の値を求め、該求められた駆動信号を駆動回路に入力する。

[0012]

上記課題を解決するために、本発明の第2の観点に係る画像表示装置は、光源と、印加された駆動信号に応じて変位又は変形する複数の電極を有し、電極は隣接する電極と段差を形成し、複数の電極の一方の面に入射された光源からの照明光を、段差に応じて変調させ、変調光を線状に配列し、1次元画像を結像する複数の光変調素子と、変調光が照射され、画像を形成する画像表示手段と、入力信号に応じて、光変調素子の電極に駆動信号を印加し駆動する駆動回路と、入力信号から生成される、光変調素子を駆動するための初期駆動信号を生成する初期駆動信号生成回路と、初期駆動信号生成回路と駆動回路との間に設けられ、初期駆動信号に応じて光変調素子から射出される変調光の目標光強度と、駆動信号に応じて射出される変調光の強度から、目標光強度に対応する各光変調素子の駆動信号の値を求め、該求められた駆動信号を駆動回路に入力する補正手段とを有する。

[0013]

上記の第2の観点に係る画像表示装置によれば、入力信号から初期駆動信号生成回路によって生成された初期駆動信号を補正する補正手段を設け、該補正手段は、初期駆動信号に応じて光変調素子から射出される変調光に予め目標光強度を設定し、駆動信号に応じた変調光の光強度の測定結果から、該目標光強度を有する変調光を射出するような各光変調素子の駆動信号の値を求め、該求められた駆動信号を駆動回路に入力する。

$[0\ 0\ 1\ 4]$

本発明の第3の観点に係る画像表示方法は、印加された該駆動信号に応じて変位又は変形する複数の電極を有し、電極は隣接する電極と段差を形成し、電極の一方の面に入射された光源からの照明光を、段差に応じて変調させる複数の光変調素子から射出され、線状に配列されて1次元画像を結像する変調光を、平面上に走査し、2次元画像を表示する画像表示方法であって、画像を表示する前に、入力信号から生成された初期駆動信号に応じて光変調素子により射出される変調光の目標光強度と、駆動信号に応じて射出される変調光の光強度から、目標光強度に対応する各光変調素子の駆動信号の値を求める駆動信号補正工程と、画像を表示する時に、求められた駆動信号を各光変調素子に印加し、各光変調素子を駆動する工程とを有する。

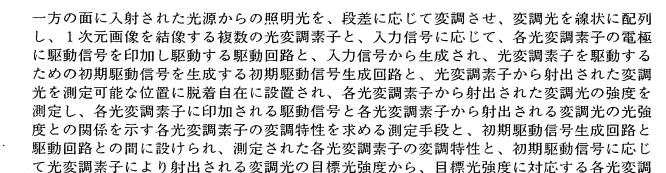
駆動信号補正工程において、各光変調素子からの変調光を測定し、各光変調素子の変調 特性を求める第1の工程と、求められた各光変調素子の変調特性から、初期駆動信号に応 じて射出される目標光強度に対応する各光変調素子の駆動信号の値を求める第2の工程と を有する。

[0015]

上記の第3の観点に係る画像表示方法によれば、画像を表示する前に、初期駆動信号に 応じて光変調素子が射出する変調光に予め目標光強度を設定し、駆動信号に応じた変調光 の光強度の測定結果から、各光変調素子の該目標光強度を有する変調光を射出するような 駆動信号の値を求める。画像を表示する時に、求められた駆動信号を各光変調素子に印加 し、各光変調素子を駆動し、輝度と色不均一性の無い高品質画像を表示する。

$[0\ 0\ 1\ 6]$

本発明の第4の観点に係る変調素子調整装置は、光源と、印加された駆動信号に応じて 変位又は変形する複数の電極を有し、電極は隣接する電極と段差を形成し、複数の電極の



補正手段は、初期駆動信号と初期駆動信号に応じて光変調素子により射出される変調光の目標光強度の関係を示す目標変調特性を求め、目標光強度を設定する。

素子の駆動信号の値を求め、求められた駆動信号を駆動回路に入力する補正手段とを有す

[0017]

上記の第4の観点に係る光変調素子調整装置によれば、測定手段と補正手段を設け、測定手段は、各変調素子からの変調光を測定し、各変調素子の変調特性(駆動電圧-変調光強度(或は輝度))を求める。補正手段は、初期駆動信号に応じて光変調素子が射出する変調光に予め目標光強度を設定し、測定された各光変調素子の変調特性から、目標光強度を有する変調光を射出するような各光変調素子の駆動信号の値を求める。

[0018]

本発明の第5の観点に係る画像表示装置は、複数の画素素子と、応じた駆動信号を複数の画素素子に印加する駆動回路とを有し、複数の画素素子により形成され、複数の画素が行列状に配置される複数のフレームを連続的に表示する画像表示装置であって、所定の対象画素を表示する際に、駆動信号データを、駆動回路に入力する際に生じる対象画素素子の駆動信号の量子化誤差を、表示中の現フレームにおいて対象画素の近傍の複数の画素及び該現フレームの後に表示されるフレームにおいて所定範囲内の複数の画素に割振り、割振られた量子化誤差を、複数の画素素子の駆動信号データに加算し、駆動回路に入力する駆動信号供給手段を有する。

[0019]

駆動信号供給手段は、ビット幅がmである駆動信号データを、mより小さいビット数がnとなる上位ビット部と、ビット数がm-nとなる下位ビット部とに分割するデータ分割手段と、下位ビット部と直前の誤差割振り処理で割振られた前の誤差とを加算し、誤差の総和を出力する第1の加算手段と、所定のしきい値が設けられており、第1の加算手段が出力した誤差の総和をしきい値と比較し、比較の結果により、第1のデータ、又は、第2のデータを出力する誤差丸め処理手段と、上位ビット部と、誤差丸め処理手段が出力した第1のデータを駆動回路に入力する第2の加算手段と、誤差丸め処理手段が出力した第1のデータ、又は、第2のデータとを加算して、ビット幅がnビットとなる駆動信号データを駆動回路に入力する第2の加算手段と、誤差丸め処理手段が出力した第1のデータ、又は、第2のデータと、第1の加算手段が出力した誤差の総和とを減算し、現在の誤差として出力する減算手段と、減算手段が出力した現在の誤差に所定の重み係数を掛け、現フレーム内における対象画素の近傍の複数の画素、及び、現フレームの後に表示されるフレームの所定範囲内の複数の画素に割振り、割振られた現在の誤差を前記第1の加算手段に入力する誤差割振り手段とを有する。

[0020]

上記の第5の観点に係る画像表示装置によれば、ビット幅の大きい、即ち高精度の駆動信号データをビット幅の小さい駆動回路に入力する際に発生する量子化誤差を、駆動信号供給手段により、3次元誤差拡散(フレーム内及びフレーム間)処理され、画像表示の不連続性を低減する。このように低ビット駆動回路を用いて高ビット駆動回路と同様の画質の画像を表示する。

[0021]

本発明の第6の観点に係る画像表示装置は、光源と、印加された駆動信号に応じて変位

又は変形する複数の電極を有し、電極は隣接する電極と段差を形成し、複数の電極の一方 の面に入射された光源からの照明光を、段差に応じて変調させ、変調光を線状に配列し、 一列の画素からなる1次元画像を結像する複数の光変調素子と、駆動信号を各々の光変調 素子における複数の電極に印加する駆動回路とを有し、変調光を照射されて1列の画素が 画像表示手段に展開されてなる2次元画像を含む複数のフレームを連続的に表示する画像 表示装置であって、各光変調素子の駆動信号データを出力する第1の駆動信号供給手段と 、所定の対象画素を表示する際に、駆動信号データを、駆動回路に入力する際に生じる変 調素子の駆動信号の量子化誤差を、表示中の現フレーム内において対象画素の近傍の複数 の画素及び該現フレームの後に表示されるフレームにおいて所定範囲内の複数の画素に割 振り、割振られた量子化誤差を、複数の光変調素子の駆動信号データに加算し、駆動回路 に入力する第2の駆動信号供給手段を有する。

[0022]

上記の第6の観点に係る画像表示装置によれば、ビット幅の大きい、即ち高精度の駆動 信号データをビット幅の小さい駆動回路に入力する際に発生する量子化誤差を、駆動信号 供給手段により、3次元誤差拡散(フレーム内及びフレーム間)処理され、画像表示の不 連続性を低減する。このように低ビット駆動回路を用いて高ビット駆動回路と同様の画質 の画像を表示する。

【発明の効果】

[0023]

本発明によれば、画素毎に照明条件の不均一性、及び画素素子特性のバラツキを補正し た補正駆動信号によって光変調素子を駆動するため、画面上に輝度と色の不均一性の無い 高品質な映像を提供できる。

また、環境経時変化に影響されやすい照明条件の不均一性のみを検出し、補正するため 色不均一性のない安定した高画質映像を提供できる。照明条件のみを測定するため、測定 時間を大幅に短縮することが可能となり、実用性が高い。複数に分割した照明領域毎に最 大輝度関数を設定するため、照明光の輝度を無駄にせず、有効に活用することができる。

$[0\ 0\ 2\ 4\]$

また、本発明によれば、補正テーブル生成時に発生する量子化誤差を画像情報の中に均 等に拡散して付加するため、補正誤差や2次的に発生する画質欠陥を低減できる。このよ うな処理によって、低いビット幅の駆動回路を用いても高いビット幅の駆動回路と同様の 筋ムラ補正を実現できるため駆動回路の低コスト化が可能となる。

また、不均一性補正機能を導入することよって、照明光学系設計公差等の緩和や光学系 調整工数の低減が可能となる。システム全体のコストを低減できる。

【発明を実施するための最良の形態】

[0025]

以下、本発明の実施の形態について、添付の図面を参照して述べる。

第1の実施形態

図1は、本実施形態の画像表示装置1の構成の一例を示す図である。画像表示装置1は 、例えば、GLVからなる複数の変調素子を用いたプロジェクターである。

図1に示すように、画像表示装置1は光学系システム1 aと信号処理部9と電源90と によって構成される。

光学系システム 1 a は、光源部 2 と、照明光学系 3 と、光変調部 4 と、空間フィルタ 5 (SFT)と、光投射部6と、スクリーン8とを有する。

信号処理部9は、映像信号入力処理部27(VSIP)と、素子駆動回路部28(DR V)と、システム制御部29(CPU)と、スキャン制御部30(SCMCNT)とを有

映像信号入力処理部27(VSIP)は、本発明の請求項における「初期駆動信号生成 回路」に相当する。

素子駆動回路部28(DRV)は、本発明の請求項における「駆動回路」に相当する。 次に、以上の各部分の機能について簡単に説明し、そして、画像表示装置1において各



構成成分の配置図2を用いて、各構成成分の構成と動作を詳細に説明する。

[0026]

光源部 2 は、例えば、赤(R)、緑(G)、青色(B)レーザダイオードからなり、赤色、緑色、及び青色レーザビーム光を射出する赤色レーザ 2 1 R (L D (R))と、緑色レーザ 2 1 G (L D (G))と、青色レーザ 2 1 B (L D (B))とを含む。これらのレーザダイオードは電源 9 O (P W R) から給電され、それぞれの色のレーザビームを射出する。

照明光学系3は、赤色用照明光学系22R(LG(R))と、緑色用照明光学系22G(LG(G))と、青色用照明光学系22B(LG(B))とを含み、1次元に配列されているGLVの形状に合わせて、赤色レーザ21Rと、緑色レーザ21Gと、青色レーザ21Bとから出射されたレーザ光の断面の形状を変形手段により変形し、収束レンズにより収束した後、変更ミラーによって光変調素子に集光する。

[0027]

光変調部 4 は、それぞれ 1 次元に羅列されてアレイ化され、 1 次元画像を表示する赤色用 G L V (Grating Light Valve:回折格子ライト・バルブ) 2 3 R (G L V (R)) と、緑色用 G L V 2 3 G (G L V (G)) と、青色用 G L V 2 3 B (G L V (B)) と、色 合成部 2 4 (M X) とを含む。

各GLVは、例えば1080画素を表示する1080画素素子が1次元に配列してなり、画像信号に対応する駆動電圧の印加によって動作し、照明光学系3から射出されて、各GLVに入射した1次元方向に集光する照明光を反射又は回折し、反射光、又は、0次光、±1次光、±2次光等を含む回折光を射出する。即ち、各GLVは画像信号に応じてレーザビームを変調する変調手段として機能する。

色合成部24(MX)は、赤色用GLV23Rと、緑色用GLV23Gと、青色用GLV23Bとで変調された赤色、緑色、及び青色の変調光を色合成フィルターにより合成し、様々な色の変調光を生成し、カラー画像を表示する。ここで、色合成部を色合成手段とする。

[0028]

空間フィルタ5 (SFT) は、例えば、凹面および凸面ミラーを用いてGLVで生成された変調光のうち、強度が最も高く、画像表示に用いられる±1次回折光を選択し、光学系を通過させ、画像表示に用いない他の成分を遮断する。ここで、空間フィルターを表示分離手段とする。

[0029]

光投射部6は、光拡散部(ディフューザ:diffuser) 7 (DIFF) と、投影レンズ25 (PJL) と、スキャンミラー26 (SCM) とを含む。

光拡散部7は、±1次回折光の断面を1次元方向に拡散し、線状の拡散光に変換する。 投影レンズ25は、得られた1次元拡散光をスキャナーミラー26に投射する。スキャン ミラー26は、例えばガルバノミラーからなり、映像信号に同期して回転し、1次元拡散 光をスクリーン8上に投射しながら、所定の方向に走査し、スクリーン8上に投射表示画 像を形成する。

[0030]

信号処理部9において、映像信号入力処理部27では、例えば、DVDなどの映像再生機器より入力された映像信号VIDEOは、色差信号YCbCr (YPbPr)からRGB信号に変換される。非線形特性(γ特性)が付加されているので、映像信号入力処理部27では、逆ガンマ補正処理で線形特性に変換した後に、照明光源の色再現範囲に対応させるために、色空間変換処理を実施する。そして、その処理された映像信号を素子駆動回路部28に入力する。

素子駆動回路部28は、映像信号入力処理部27から出力された信号を受け、所定のタイミングでGLV23R、GLV23G、GLV23Bに印加し、GLV23R、GLV23G、GLV23Bに印加し、GLV23R、GLV23G、GLV23Bを駆動して、赤色レーザ21R、緑色レーザ21G、青色レーザ21Bから出射されたレーザ光を変調する。

スキャン制御部30は、スキャンミラー26の回転を駆動及び制御する信号をスキャンミラー26に出力する。

CPU29は、映像信号入力処理部27(VSIP)と、素子駆動回路部28(DRV)と、スキャン制御部30(SCMCNT)を制御し、素子駆動回路部28からGLV23R、GLV23G、GLV23Bに印加する駆動電圧信号と、スキャン制御部30(SCMCNT)の出力信号と、及びGLV23R、GLV23G、GLV23Bの動作タイミング並びにスキャンミラー26の回転タイミングとを同期させる。

$[0\ 0\ 3\ 1]$

従って、画像表示装置1は、次のように動作して2次元カラー画像を表示する。

R, G, Bの各光源21Rと、21Gと、21Bとから出射された三原色の光が照明光学系3でそれぞれ1次元方向に集光され、各色用のGLV23Rと、23Gと、23Bとに照射される。各色用のGLVにおける各画素素子は、素子駆動回路部28から印加された駆動信号に応じて入射光の回折状態を制御し、各色の照明光を変調する。

変調されたR, G, Bの変調光は、色合成部24によって集光され、所望色の変調光を合成する。

その後、空間フィルタ5で不要な変調光(±1次回折光以外)を取り除き、光拡散部7にて変調光は拡散光に変換される。得られた1次元変調拡散光は投影レンズ25を通過し、スキャンミラー26に入射される。スキャン制御部30から入力される回転駆動信号に従って、スキャンミラー26は映像信号VIDEO並びに素子駆動回路部28から各GLVに印加した駆動信号に同期して、スクリーン8上に1次元変調拡散光を走査し、スクリーン8上に2次元カラー画像が形成される。

[0032]

図2は、画像表示装置1における前述した各構成成分の配置の一例を示す図である。

図2に示すように、画像表示装置1において、緑色レーザ21Gと青色レーザ21Bは、紙面に平行する方向にレーザ光を射出するように配置されているのに対して、赤色レーザ21Rは赤色レーザ光が紙面と直交するように配置されている。

[0033]

次に、図3〜図5を参照して、画像表示装置1の中核となる1次元画像素子GLV23 R、23G、23Bの構成と動作原理を説明する。記載の便宜上、必要な場合にGLV2 3R、23G、23Bをまとめて符号23で表わす。

図3は、1次元画像を表示する1次元GLV23の部分模式的斜視図である。

図3に示すように、GLV23において、シリコン基板上のポリシリコン薄膜からなる共通電極12の上に、共通電極12と所定の間隔を保って、条帯状(ストリップ)のリボン電極10a,11a,10b,11b,10c,11c,10dが形成されている。これらのリボン電極は、上面に反射膜(不図示)が形成されており、反射部材として作用する。

$[0\ 0\ 3\ 4]$

図3に示すように、リボン電極10a, 10b, 10c, 10dに駆動電圧を印加された時に、リボン電極10a, 10b, 10c, 10dと共通電極12o間に静電力が生じ、その静電力により、リボン電極10a, 10b, 10c, 10dは駆動電圧に応じて、図3において上下方向に移動または変形し、リボン電極10a, 10b, 10c, 10d の反射膜の高さが変化する。一方、リボン電極11a, 11b, 11cは位置を一定とし、移動しない。

移動又は変形可能なリボン電極10a,10b,10c,10dは可動リボン電極、移動しないリボン電極11a,11b,11cは固定リボン電極と呼ぶ。

[0035]

リボン電極の代表的な寸法として、例えば、リボン電極の幅は $3 \sim 4~\mu$ m、隣接するリボン電極間ギャップは約0. $6~\mu$ m、リボン電極の長さは $2~0~0~4~0~0~\mu$ m程度である

複数のリボン電極が1セットで1つの画素(ピクセル)に用いることができる。例えば

、図3に示された隣接する6本のリボン電極10a,11a,10b,11b,10c, 11cが1つの画素を表わすように用いることができる。この場合、1画素分の幅は約2 $5 \mu m \tau \delta \delta$

例えば、実用化されつつある1080画素を表示するGLVにおいては、図3の横方向 に沿って、1080画素分のリボン電極が多数配置している。

[0036]

図4と図5は、GLV23の動作原理を説明する。

図4と図5は、図3に示すGLV23の横方向の断面図である。図4において、可動リ ボン電極10a,10b,10c,10dへの駆動電圧がOFF、固定リボン電極11a 11b,11cが接地されている。この状態はGLV23のOFF状態という。

駆動電圧はゼロであるので、可動リボン電極10a,10b,10c,10dが移動せ ず、すべてのリボン電極が共通電極12から一定の距離を保ち、同じ平面に位置する。

[0037]

この状態で照明光をリボン電極に入射すると、各リボン電極10a,11a,10b, 1 1 b, 1 0 c, 1 1 c, 1 0 d において反射された各反射光の全光路差は生じずに、0 次(通常の反射方向)、±2次光など偶数次数の回折光のみが生じる。

画像表示装置1において、±1次回折光のみスクリーン8上に集光する構成であるため 、上述のGLV23のOFF状態では、スクリーン8が黒になる。

[0038]

図5においては、可動リボン電極10a, 10b, 10c, 10dに所定の駆動電圧が 印加され、固定リボン電極11a,11b,11cは接地されている。

図5に示すように、駆動電圧が印加された可動リボン電極10a, 10b, 10c, 1 0 dが、静電力で共通電極 1 2 側に引き下げられる。

例えば、波長 λ が 5 3 2 n m である入射光に対して、印加された駆動電圧に応じて、可 動リボン電極10a,10b,10c,10dがぇ/4引き下げられた場合は、可動リボ ン電極は λ / 4 = 1 3 3 nm移動する。可動リボン電極の移動量は λ / 4 となるときは、 1次光の回折効率が最大となる。

[0039]

この状態では照明光をリボン電極に入射すると、可動リボン電極10a,10b,10 c. 10dで反射される光束と固定リボン電極11a.11b.11cで反射される光束 間の全光路差は半波長λ/2となる。これにより、GLV23が反射型回折格子として機 能し、反射光束(0次光)同士は干渉して打ち消し合い、±1次光、±3次光など奇数次 数を含む回折光が生じる。

GLV23R、23G、23Bで生成された各次数の回折光は、GLV23R、GLV 23G、GLV23Bの空間周期により決められた各方向に進行し、即ち、空間的に変調 される。これらの回折光は色合成フィルタ24aと24bからなる色合成部24で合成さ れ、所望の色の光束を生成し、オフナーリレーミラー5aとシュリーレンフィルタ5bか らなる空間フィルタ5では、±1次光以外の回折光は取り除かれる。残りの±1次光は光 拡散部7(ディフューザ)で拡散され、投影レンズ25にてスキャンミラー26に投影さ れる。スキャンミラー26は、回折光をスクリーン8上に偏向して1次元画像を形成し、 また、画像信号に応じて回転しているスキャンミラー26は回折光及び1次元画像をスク リーン8上に走査し、カラー画像を形成する。

$[0\ 0\ 4\ 0]$

続いて、図2に示された画像表示装置1の他の構成成分について説明する。

前述したように、赤色用照明光学系22Rと、緑色用照明光学系22Gと、青色用照明 光学系22Bとからなる照明光学系3は、1次元画像素子であるGLV23R, 23G, 23Bの形状に合わせて、赤色レーザ21R、緑色レーザ21G、青色レーザ21Bから の光ビームの断面の形状を変換して、GLV23R、23G、23Bに照射する。

図2に示すように、赤色用照明光学系22Rは、ラインジェネレータ・エキズパンダ4 5、緑色用照明光学系22Gは、ラインジェネレータ・エキズパンダ46と、ミラー48 と、収束レンズ49と、青色用照明光学系22Bは、ラインジェネレータ・エキズパンダ 41と、収束レンズ43と、ミラー44とをそれぞれ含む。

各ラインジェネレータ・エキズパンダ(Line Generator Expander)は、2つの光学レ ンズからなり、線状に配列されたGLV23R,23G,23Bに照射する線状のレーザ 光を形成する。

$[0\ 0\ 4\ 1]$

図 6 (a)、及び(b)と(c)は、各レーザ光源21R、21G、21Bから射出さ れ、照明光学系22R、22G、22Bに入射する前のレーザビームの断面形状、及び空 間強度分布を示す。図6(a)、(b)、及び(c)において、x軸は、いずれのGLV における各リボン電極と平行する方向となっており、即ち、図5に紙面と直交する方向で ある。v軸はいずれのGLVの長手方向となっており、即ち、リボン電極の羅列方向に沿 って、各リボン電極と垂直している。図6(b)と(c)において、軸Iは光強度を表わ す。

各レーザ光源21R、21G、21Bから射出されたレーザビームの断面形状は、例え ば、図6(a)の実線で示されているように、スポットとなっている。図6(a)におい て、ビームの形状と比較するために、GLV23R、23G、23Bのいずれかの位置が 破線で示されている。

図6(b)は、いずれのGLVにおいてリボン電極と平行する方向での照明光強度分布 を示し、図6(c)は、いずれのGLVの長手方向での照明光強度分布を示す。

図6 (a) ~ (c) に示すように、各レーザ光源21R、21G、21Bから射出され 、照明光学系3に成形されていないレーザビームは、GLV23R、23G、23Bのそ れぞれの一部しか照射できず、照明光の強度分布は均一ではない。

$[0\ 0\ 4\ 2]$

図7 (a)、及び(b)と(c)は、各レーザ光源21R、21G、21Bから射出さ れ、照明光学系22R、22G、22Bに成形された後に出射されたレーザビームの断面 形状、及び空間強度分布を示す。図7(a)、(b)、及び(c)において、x軸、y軸 、及びI軸の定義は、図6と同様である。

図7(a)~(c)に示すように、各レーザ光源21R、21G、21Bからのレーザ ビームは、照明光学系22R、22G、22Bに成形されて出射する。具体的に、レーザ ビームは、リボン電極方向においてリボン幅程度に収束され、GLVのリボン電極の羅列 方向において、全リボン電極を照明するように成形される。したがって、照明光学系22 R、22G、22Bから射出されたレーザビームの断面形状は、GLVの羅列方向に沿っ た線状になっており、GLVの全面に照射している。

GLVの各リボン電極はサイズが小さいので、照明光学系22R、22G、22Bの射 出された光束は、x方向でのサイズが十分小さいものでなければならない。

$[0\ 0\ 4\ 3]$

図2に示すように、ラインジェネレータ・エキズパンダ41が射出された線状青色レー ザビームは、収束レンズ43に収束され、ミラー44に偏向され、GLV23Bに集光さ れる。ラインジェネレータ・エキズパンダ46が射出された線状緑色レーザビームは、ミ ラー48に偏向され、収束レンズ49に収束され、GLV23Gに集光される。ラインジ ェネレータ・エキズパンダ45が射出された線状赤色レーザビームは、図示しない収束レ ンズとミラーに収束、偏向され、GLV23Rに集光される。ここで、ラインジェネレー タ・エキズパンダ41,45,46は、第1の成形手段とし、収束レンズ43,49は、 第1の収束レンズとし、ミラー44,48は、第1の偏向ミラーとする。

$[0\ 0\ 4\ 4\]$

空間変調器の機能を有するGLV23R、GLV23G、GLV23Bは、各画素素子 の各リボン電極が印加された駆動電圧に応じて変位することにより、入射されたレーザ光 を変調して、0次光、±2次光などの偶数次数の回折光、又は、±1次光、±3次光など の奇数次数の回折光を含む変調光を射出する。各次数の回折光は、GLV23R、GLV 23G、GLV23Bの空間周期により決められた各方向に進行し、即ち、空間的に変調

される。

射出された各色の変調光は、色合成部24で混合され、所望の色のレーザ光を形成する。

色合成部24は、第1の色合成フィルタ24aと、第2の色合成フィルタ24bとから 構成されている。

[0045]

GLV23Rで変調された赤色のレーザ光と、GLV23Gで変調された緑色のレーザ 光とが、第1の色合成フィルタ24aで先に色合成が行なわれる。

そして、GLV23Bで変調された青色のレーザ光が、第2の色合成フィルタ24bにおいて、第1の色合成フィルタ24aで合成されたレーザ光と合成される。

これで、3つのGLVで変調された3色の変調光は色合成が行なわれる。

青色レーザの輝度が緑色及び赤色に比べて低いため、青色と緑又は赤色とそのまま合成を行なうと、輝度の相違により、青色の成分が緑色又は赤色によって弱められる。赤色と緑色とは輝度が近似しているので、輝度レベルの調整を行なうことなく、色合成を行なうことができる。

[0046]

図1に示された空間フィルタ5は、図2に示されたように、対向した位置に設けられている凹面のオフナーリレーミラー5aと凸面ミラーからなるシュリーレンフィルタ5bとから構成される。

図2に示すように、第2の色合成フィルタ24bで合成されたレーザ光は凹面のオフナーリレーミラー5aに照射され、凹面のオフナーリレーミラー5aは、その照射光を凸面のシュリーレンフィルタ5bに反射させる。

凸面ミラーからなるシュリーレンフィルタ5bは、凹面のオフナーリレーミラー5aのフーリエ面に配置され、凹面のオフナーリレーミラー5aとの曲率半径の比が1:2となっている。凹面のオフナーリレーミラー5aで反射された0次光、+2次光、-2次光、若しくは、+1次光、-1次光、並びに他の高次数の回折光は、シュリーレンフィルタ5bの凸面において、それぞれ異なる位置に収束する。シュリーレンフィルタ5bは、±1次光以外の回折光を取り除き、±1次光だけを光拡散部7に導く。

[0047]

図8(a)、(b)および(c)は、空間フィルタ5の原理を説明する模式図である。 図8(a)において、空間フィルター5は、オフナーリレーミラー5aの機能を表すレンズ51を示し、シュリーレンフィルタの機能を表す反射面52をそれぞれ有する。Xは、レンズ51のフーリエ面である。

レンズ 51 に照射された各次数の回折光は、フーリエ面 X に設けられた反射面 52 に収束する。例えば、0 次光は位置 B に収束し、B 十B 1次光とB 1次光は、位置 B 2 にそれぞれ収束する。

図8 (b) に示すように、反射面52において、位置aには開口部55が設けられており、0次光を通過させる。反射面52の位置aに対応する領域56a及び位置bに対応する領域56bは、+1次光と-1次光をそれぞれ反射させる。

このように、シュリーレンフィルタ 5 b になる凸面反射面に、必要な回折光を反射させ、不必要な回折光を、その収束位置に開口部を設け、通過させることによって、空間フィルタ 5 は \pm 1 次光だけを取り出す。取り出された \pm 1 次光は、オフナーリレーミラー 5 a に反射される。空間フィルター 5 は、上記のように、表示光と非表示光とを分離する表示光分離手段とする。

[0048]

図2に示すように、凹面のオフナーリレーミラー5aは、第2の色合成フィルタ24b

で合成されたレーザ光を、平板の反射ミラーより小さい反射角度で凸面のシュリーレンフィルタ5bに反射させる。凸面シュリーレンフィルタ5bは、±1次光を平板の反射ミラーより大きい反射角度でオフナーリレーミラー5aに反射させる。凹面のオフナーリレーミラー5aは、±1次光を平板の反射ミラーより小さい反射角度でミラーら50に反射させる。

凹面のオフナーリレーミラー5aと凸面のシュリーレンフィルタ5bの配置により、±1次光を無収差で取り出すことができる。

図8(c)は、図8(b)におけるZZ´方向に見た回折光の焦点位置を示す。図8(c)に示すように、各次数の回折光は、ZZ´方向に収束点が分離しているものの、ZZ´方向と直交する方向に、収束点は分離していない。

[0049]

ミラー50は、変調光を光拡散部7に偏向する。光拡散部7は、図9(a)と(b)に図解したように、ミラー50から入射したレーザ光を、側面が幅の広い平行光(図9(a))、上面が幅の狭い平行光(図8(b))に拡散する。拡散された線状レーザ光は投射レンズ25に入射させる。投射レンズ25は、該拡散された線状レーザ光をスキャンミラー26に投射する。ここで、ミラー50は、第2の偏向ミラーとし、光拡散部7は、第2の成形手段とし、投射レンズ25は、投射光学系とする。

スキャンミラー26は、例えば、ガルバノミラーからなり、上記線状レーザ光を前方のスクリーン8に投射し、一列の画素からなる1次元画像を形成する。また、スキャンミラー26は画像信号に応じて回転しており、1次元画像をスクリーン8に走査し、2次元画像を形成する。さらに、スキャンミラー26は、走査手段とする。

[0050]

本実施形態によれば、GLVを用いたプロジェクターである画像表示装置は、コンパクトにすることが可能である。また、質の良い表示色を合成でき、不必要な回折光を効率よく取り除き、画像表示に用いる回折光にノイズは少ないので、高品質のカラー映像を表示できる。

[0051]

第2の実施形態

本実施形態に係る画像表示装置は、基本構成が図1と図2で図解した第1の実施形態に 係る画像表示装置と同様である。

レーザ光源21R、21G、21Bの照明条件の不均一性、及び1次元画像素子GLV23R、GLV23G、GLV23Bにおける各画素素子の変調特性にバラツキが存在するので、それらにより、表示される画像は色と輝度の不均一性が存在する。本実施形態は、その不均一性を検出して補正し、高画質の映像を表示可能な画像表示装置について述べる。

なお、本実施形態において、第1の実施形態の画像表示装置と同じ構成成分に同じ符号 を用い、重複する説明を省略する。

$[0\ 0\ 5\ 2]$

照明条件が均一で、かつGLV23R、GLV23G、GLV23Bにおける各画素素子の変調特性にバラツキが存在しない場合は、上記に説明した画像表示装置において、画像信号をGLV23R、GLV23G、GLV23Bの駆動回路に入力し、GLV23R、GLV23G、GLV23Bを動作することによって、理想的な映像を表示できる。

しかし、実際に、GLV23R、GLV23G、GLV23B自体の特性や駆動回路特性にバラツキが存在する。そのため入射光に対して均一にならず、画面上に横縞が発生し、輝度の不均一性が生じる。

また、照明条件に関しては、照明光学系を最適化しても、GLV全体に亘って照明条件を均一することが困難であり、画面上に輝度と色表示の不均一性が生じる。

[0053]

図10は、図3に示すGLV23の横方向の断面図である。

図10(a)と(c)において、6本のリボン電極10a, 11a, 10b, 11b,

10c、並びに11cはGLV23の1画素素子を構成する。隣接するリボン電極10d, 11d, 10eは隣接する画素素子を構成するリボン電極である。図3~図5と同じように、リボン電極10a, 10b, 10c, 10d, 10eが可動リボン電極、リボン電極11a, 11b, 11c, 11dは固定リボン電極である。

図10 (b) および図10 (d) は、図10 (a) および図10 (c) に示すGLVの動作状態に対応するスクリーン8上に形成された1次元画像の輝度分布を示す図である。

[0054]

図10 (a) は、駆動電圧が印加されていない時に、GLVにおける各リボン電極の位置のバラツキを例示する図である。図10 (b) は、可動リボン電極に駆動電圧が印加されていない時に、図10 (a) の状態のGLVに対応するスクリーン8上に1次元画像の輝度分布を示す図である。

図10(a)に示すように、駆動電圧が印加されていなくても、リボン電極10aと10dは、他のリボン電極と同じ平面に位置せず、それぞれ△D1、△D2の高低差がある。これにより、GLVの各画素素子の変調特性に固有のバラツキが存在する。

駆動電圧が印加されていない場合は、照明光をGLV23に入射した時、理想的には、回折光が発生せず、スクリーン8上に黒が表示される。しかし、GLVのリボン電極の高低差により、僅かな回折光が発生し、スクリーン8の暗画面に、リボン電極10aと10dに対応する位置iとjに意図しない明るいスポットが表示される。さらに、スキャンミラー26は該1次元画像を走査し、スクリーン8上に横縞が形成され、画面のコントラストが低下する。

[0055]

図10(c)は、駆動電圧が印加された時に、GLVにおける各リボン電極の位置のバラツキを例示する図である。図10(d)は、図10(c)に示す状態のGLVに対応するスクリーン8上に1次元画像の輝度分布を示す図である。

図10(c)に示すように、駆動電圧が印加された時は、リボン電極10cと10dは、意図せぬ位置に移動し、所望の位置とそれぞれ Δ Z1、 $-\Delta$ Z2の高低差がある。スクリーン8上において、リボン電極10c,10dに対応する位置kと1で輝度は、所望の輝度と一致せず、輝度のバラツキが生じる。同じように、スキャンミラー26は該1次元画像を走査し、スクリーン8上に横縞を形成してしまい、画質を劣化させる。

[0056]

図11は、赤色(R)、緑色(G)、青色(B)のレーザ21R、21G、21Bに存在する照明条件の不均一性により、スクリーン8上の1次元画像における色と輝度の不均一性を例示する図である。GLV23R、23G、23Bの各々に照明条件が不均一であるので、画面上に輝度と色表示の不均一性が生じ、スキャンミラーの走査により、色と輝度の横縞が生じる。

[0057]

このような画像素子と光源に固有な特性のバラツキや不安定による画面上の輝度と色の不均一性を解消するために、本実施形態において、光検出装置及び補正の演算を行なう回路とを設けて、その輝度と色の不均一性を予め測定して補正し、得られる最適化の結果をデータテーブルとしてメモリに記憶し、画像表示の際に用いる。

[0058]

図12は、本実施形態の画像表示装置101の構成の一例を示す図である。

図13は、画像表示装置101における前述した各構成成分の配置の一例を示す図である。

図13に示すように、画像表示装置101において、光学系システム101aでは、光源部2と、照明光学系3と、光変調部4と、空間フィルタ5 (SFT) と、光投射部6と、スクリーン8とに加えて、光検出装置15が設けられている。

また、図12に示すように、信号処理部9において、映像信号入力処理部27 (VSIP)と、素子駆動回路部28 (DRV)と、システム制御部29 (CPU)と、スキャン制御部30 (SCMCNT)とに加えて、表示される色と輝度の不均一性を検出するため

にGLV23R、GLV23G、GLV23Bにそれぞれテスト駆動電圧を印加するテスト信号生成部31と、光検出装置15で検出した信号を処理する検出信号処理部32(DSP)と、検出信号に基づいて、表示される色と輝度の不均一性を補正する最適な駆動電圧を求める補正回路部33が設けられている。

映像信号入力処理部27(VSIP)は、本発明の請求項における「初期駆動信号生成 回路」に相当する。

素子駆動回路部28 (DRV) は、本発明の請求項における「駆動回路」に相当する。 テスト信号生成部31と、検出信号処理部32 (DSP) と、補正回路部33とは、本 発明の請求項における「補正手段」に相当する。

[0059]

光検出装置15は、本実施形態においてGLVの各画素素子から射出された変調光を測定し、変調特性を求める。また、変調特性のバラツキ及び照明条件により表示された輝度と色の不均一性を検出する。図12に示すように、光検出装置15は、反射ミラー16と、例えば、積分球、或は、CCD等からなる光センサ17とを含む。さらに、図13に示すように、反射ミラー16と光センサ17の間に偏向されたレーザ光を収束するレンズ18が設けられている。

反射ミラー16は、投影レンズ25から射出された変調光を光センサ17に偏向する。 光センサ17は、例えば、積分球を用いる場合は、入力した光を外部に漏出させないように積分球内部で反射し、入射された光の全てを集め、そのエネルギー、即ち、入射された光の光量を測定する。

反射ミラー16は、例えば、表示不均一性を予め測定する時のみ図13に示す位置に設置し、光路を変更する。実際に画像を表示する時に、反射ミラー16を外し、通常の光路になる。

光検出装置15は、本発明の請求項における「測定手段」に相当する。

[0060]

従って、画像表示装置101は、次のように動作して2次元カラー画像を表示する。 まず、予め表示される輝度と色の不均一性を測定して補正する。

図14はその流れを示すフローチャートである。

ステップS11:

画像表示装置101における表示輝度と色の不均一性の測定を行なう。

ステップS12:

レーザ光源21R、21G、21Bは、GLV23R、GLV23G、GLV23Bに順次照射し、各GLVの各画素素子について、テスト信号生成部31が例えば所定の最小電圧から所定の最大電圧値までのテスト信号を駆動信号として照射されたGLVにおける全ての画素素子に印加する。光検出装置15が個々の画素素子から射出された変調光の光量を個別に測定する。

[0061]

ステップS13:

検出信号処理部32は、光検出装置15で測定された各画素素子からの変調光の信号について、ゲインの調整、A/D変換などの初期処理を施す。補正回路部33は、光検出装置15で測定された各画素素子からの変調光の光量を用いて、各画素素子による画像表示の輝度と色の不均一性を解析して検出し、所定の初期駆動電圧に対して、各色の各画素素子に印加する最適な駆動電圧を求める。求められた最適化した駆動電圧データのデータテーブルを作成し、表示装置101のメモリに記憶する。

実際に画像を表示する際に、記憶された駆動電圧のデータテーブルを用いて、GLVの各画素素子に印加する。

その後の画像表示の流れは、第1の実施形態と同様である。

[0062]

次に、本実施形態において、表示される輝度と色の不均一性を測定と補正する方法を説明する。

図15は、信号処理部9の詳細な構成を示すブロック図である。

図15において、映像信号入力処理部27は、逆 γ 補正回路69(IGC)と色空間変換回路70(CSC)を有し、例えば色差信号YCbCr(YPbPr)から変換されたRGB信号である映像信号VIDEOを処理する。

逆γ補正回路69は、RGB信号に付加されている非線形特性(γ特性)を、逆ガンマ 補正処理で線形特性に変換する。

色空間変換回路 7 0 は、照明光源の色再現範囲に対応させるために、RGB信号について、色空間変換処理を実施する。このように処理された映像信号 VIDEO補正回路部 3 に入力する。

[0063]

検出信号処理部32は、ゲイン調整回路61(GM)とA/D変換回路62とを有し、 光センサ17で測定された各画素素子からの変調光の信号について初期処理を施す。

ゲイン調整回路61は、検出された変調光信号について、レーザ光源21R、21G、 21Bから射出された、異なる波長のレーザ光に対して、光センサ17における検出感度 の相違を補正する。

A/D変換回路62は、該補正した後の検出信号をディジタル信号に変換する。変換された検出データは、補正回路部33内のメモリ63に順次蓄積される。

$[0\ 0\ 6\ 4]$

補正回路部33は、メモリ63と、補正値演算器64(CCAL)と、データテーブル 記憶部65(LUT)と、選択回路66(SEL)とを有する。

GLV23R, GLV23G, GLV23Bにおける全ての画素素子について変調光の 測定を行ない、得られたデータをメモリ63に蓄積する。その後、補正値演算器64は、 各画素素子の測定データを用いて、各画素素子の変調特性を求め、各GLVの照明プロファイルを導出する。GLVごとの各画素素子について、所定の初期駆動電圧に対して、各GLVの照明プロファイルにおける輝度と色の不均一性がなくなるように、各GLVの各画素素子に印加する最適な駆動電圧を求める。求められた最適化された駆動電圧データのデータテーブルを作成し、データテーブル記憶部65に記憶する。

[0065]

画像を表示する時に、データテーブル記憶部65に記憶された補正後の駆動信号を素子 駆動回路部28に出力し、画像表示を行なう。

選択回路66は、表示前に表示不均一性を測定及び補正する時に、テスト信号生成部31から出力するテスト駆動信号と、画像を表示する時にデータテーブル記憶部65に記憶された補正後の駆動信号とを切り替え、必要な方を選択する。

補正値演算器64における処理について、後程詳細に述べる。

[0066]

素子駆動回路部28は、D/A変換回路67と、駆動回路68 (DRVC)を有する。D/A変換回路67は、補正回路部33から出力されたディジタル駆動信号をアナログ信号に変換する。駆動回路68は、そのアナログ信号をGLV23R、GLV23G、GLV23Bの所定の画素素子の各リボン電極に印加する。GLV23R、GLV23G、GLV23Bは駆動信号に応じて動作し、赤色レーザ21R、緑色レーザ21G、青色レーザ21Bから出射されたレーザ光を変調する。

CPU29は、信号処理部9の上記各構成成分の動作タイミングを制御する。

[0.067]

次に、図14におけるステップS12、即ち、表示される輝度と色の不均一性を検出する方法を説明する。

図16は、表示される輝度と色の不均一性を測定する処理を説明するフローチャートである。

ステップS21:

画像表示を行なう前に、ミラー16と光センサ17を設置し、輝度と色の不均一性を予め測定する。

ステップS22:

レーザ光源、例えば、赤色レーザ光源21Rを点灯し、射出されたレーザ光は照明光学系22Rで線形に成形され、GLV23R全体に照射する。

[0068]

ステップS23:

GLV23Rの全ての画素素子の変調特性、即ち、駆動電圧と変調光の輝度の関係を順 次測定する。

ある画素素子の変調特性を測定するために、テスト信号生成部31で生成したテスト信号を、駆動電圧信号として選択回路66を介して測定対象画素素子の駆動回路に入力し、 該測定対象画素素子の各リボン電極に印加する。

[0069]

図17(a)は、テスト信号生成部31が生成したテスト信号の波形を示す。

テスト信号生成部31が生成したテスト信号は、図17(a)に示すように、時間につれて、信号のレベル(相対値)は0、1、…、254、255というように徐々に変化する、いわゆる三角信号である。

測定対象画素素子は、図17(a)に示された、レベル(相対値)が0、1、…、254、255というように変化する駆動信号に応じて駆動し、入射された赤色レーザ光を変調し、それぞれのレベルに応じた強度の回折光からなる変調光を射出する。

図17(a)に示したテスト信号は、本発明の請求項における「第1のテスト信号」に相当する。信号レベルの最小(0)から最大(255)までの変化範囲は本発明の請求項における「第1の変化範囲」に相当する。

レーザ光源21はGLV23R全体に照射する場合に、該光源21は本発明の請求項における「第1の照明手段」に相当する。

[0070]

光センサ17は、入射される変調光の強度を測定し、測定された変調光の強度を電気信号に変換して出力する。

変調光の強度は、GLV23Rにおける1画素当たりのリボン電極間の段差による。該 段差はリボン電極の固有の表面位置のバラツキと、駆動電圧の精度によるリボン電極の表 面位置のバラツキに起因する。

図17(b)は、印加されたテスト信号の各レベルに対する、光センサ17が測定した 変調光の強度に相当する出力信号のレベル、いわゆる変調特性である。

図17(b)に示すように、テスト信号の電圧値が線形的に変化するのに対して、変調光の強度の変化は線形ではない。駆動電圧のレベルは小さい場合は、変調光の強度はゼロであり、駆動電圧のレベルがある値を越えると、変調光の強度は急に増大する。

[0071]

図18は、光センサ17の感度の波長による変化を示す図である。図18に示すように、光センサ17は、異なる波長の光に対して、測定感度が異なる。即ち、強度が同一、波長が異なる入射光に対して、光センサ17の出力のレベルが変化する。従って、R,G,B三色のレーザ光について、各GLVの各画素素子の変調特性を測定する場合、測定結果を規格化する必要がある。

センサの波長感度差を補正するため、センサの波長感度を事前に測定し、レーザ光源21R、21G、21Bから射出する光の波長の場合の規格係数fr、fg、fb を求めておく。そして、レーザ光源21R、21G、21B を点灯する場合の光センサ17の出力に対して、係数fr、fg、fb をそれぞれ掛け、光源毎の光センサ17のゲインを合わせる。

これによって、ある画素素子に所定の駆動電圧を印加し、該画素素子には同じ強度のR,G,B三色の照明光を照射する場合は、光センサ17の出力(電圧値)が同じになる。

[0072]

図15に示された検出信号処理部32におけるゲイン調整回路61は、上記したゲイン 合わせの処理を行なう。 A/D変換回路 6 2 は、ゲイン調整回路 6 1 から出力されたアナログ信号をデジタルデータに変換し、2 5 6 個のデータを補正回路部 3 3 のメモリ 6 3 に記憶する。該 2 5 6 個のデータは測定対象画素素子の変調特性となる。

図17 (b) に示す結果は、1 画素素子の変調特性の測定結果である。GLV23Rは、例えば、1080 画素を表示する場合、以上の測定を1080 回繰り返し、GLV23Rの1080 画素素子について、同じように変調特性を測定し、得られた 1080×256 のデータをメモリ63 に記憶する。

所定の1画素素子について測定を行なう場合、照明光を照射されないように、他の画素素子を遮光する。

[0073]

ステップS24:

例えば、GLV23Rの全ての画素素子の変調特性を測定した後に、レーザ光源21R を消灯する。

ステップS25:

レーザ光源 2 1 G、または、2 1 Bについても、同じように処理を行ない、G L V 2 3 G, または、G L V 2 3 Bの全部の画素素子の変調特性を測定する。

測定されたGLV23G, GLV23Bの全部の画素素子の変調特性のデータもメモリ63に記憶される。

GLV23R, GLV23G, GLV23Bのそれぞれの全部の画素素子の変調特性データを、まとめて関数Ir(vx)、Ig(vx)、Ib(vx) で表す。ここで、変数vは、駆動電圧を表し、変数xは、各画素素子の位置を表し、画素素子を区別する変数である。r、g、b は、赤、緑、青三色を表す。

[0074]

図19は、テスト信号のあるレベル v 1 で、G L V 2 3 R, 2 3 G, 2 3 B の変調特性 I r (v 1 x)、I g (v 1 x)、I b (v 1 x) の一例を示し、各G L V において、各画素素子から射出された変調光の強度の変動を例示する。

図19に示すように、GLV23R,23G,23Bの画素素子の配置方向に沿って、 変調光の強度が大きく変動する。

GLV23R,23G,23Bから射出された変調光の強度は、各画素素子の各リボン電極の位置のバラツキ、及び、レーザ光源21R、21G,21Bの強度による。特に、各レーザ光源は各GLVの全画素に渡って照射光の強度は変動しており、均一ではない。さらに、この照明光の強度分布は経時変化や温度変化をする。

[0075]

メモリ63に記憶されたGLV23R, GLV23G, GLV23Bの全ての画素素子の変調特性データは、補正回路部33に含まれる補正値演算器64において解析されて、表示される輝度と色の不均一性を解消する。

図20は補正値演算器64の構成を示す。

補正値演算器 64 は、GLV 23 R, 23 G, 23 Bの変調特性 I r (v、x)、 I g (v、x)、 I b (v、x)の値を電圧値から輝度値 I Y r (v、x)、 I Y g (v、x)、 I Y b (v、x) に変換する電圧/輝度変換部 81 (L/V)と、上記輝度関数 I Y r (v、x)、 I Y g (v、x)、 I Y b (v x)を解析する輝度分布解析部 82 (L D A)と、所望の変調特性関数を生成する理想変調特性関数生成部 83 (I V 0)と、乗算器 84と、駆動信号の補正を行ない、補正データテーブルを生成する補正テーブル生成部 85 a、85 b、85 c (C T G)と、駆動信号の補正データテーブルを書き込むデータテーブル記憶部 86 a、86 b、86 c と (L U T R, L U T G, L U T B)を有する。

[0076]

次に、図21のフローチャートを参照しながら、補正値演算器64の動作を説明する。 ステップS31:

R, G, Bレーザ光源について、GLV23R, 23G, 23Bそれぞれの全画素の変

調特性Ir(v,x)、Ig(v,x)、Ib(v,x)を測定し、メモリ63に記憶する。その後に、補正回路部33において、その測定データを処理し、補正を行なう。

[0077]

ステップS32:

測定されたGLV23R, 23G, 23Bの変調特性Ir(v, x)、Ig(v, x)、Ib(v, x) は電圧値であり、補正値演算器 64 に含まれる電圧/輝度変換部 81 は、それら電圧値を輝度に変換する。

[0078]

たとえば、R, G, B 3 原色の各三刺激値をR (Xr, Yr, Xr)、G (Xg, Yg, Zg)、B (Xb, Yb, Zb)、白の三刺激値をW (Xw, Yw, Zw)とする。その結果、白色を実現ための三原色の混合量R c, G c, B c と各三刺激値の関係は下記の式 (1) で定義される。

[0079]

【数1】

$$\begin{bmatrix} X_{w} \\ Y_{w} \\ Z_{w} \end{bmatrix} = \begin{bmatrix} X_{r} & X_{g} & X_{b} \\ Y_{r} & Y_{g} & Y_{b} \\ Z_{r} & Z_{g} & Z_{b} \end{bmatrix} \begin{bmatrix} R_{C} \\ G_{C} \\ B_{C} \end{bmatrix}$$

$$(1)$$

[0080]

本実施形態に用いるR, G, Bレーザ光源の三刺激値および、白(色温度 6 5 0 0 K)の三刺激値は、例えば、下記のような値となる。

白を実現するためのR, G, B三原色の混合量は式(1)に上記値を代入することによって下記の式(2)のように求められる。

[0081]

【数2】

$$\begin{bmatrix} 0.9505 \\ 1.0000 \\ 1.0890 \end{bmatrix} = \begin{bmatrix} 0.4121 & 0.1891 & 0.3089 \\ 0.1596 & 0.8850 & 0.0526 \\ 0.0000 & 0.0369 & 1.7209 \end{bmatrix} \begin{bmatrix} R_c \\ G_c \\ B_c \end{bmatrix}$$
 (2)

[0082]

【数3】

$$\begin{bmatrix} R_C \\ G_C \\ B_C \end{bmatrix} = \begin{bmatrix} 0.4121 & 0.1891 & 0.3089 \\ 0.1596 & 0.8850 & 0.0526 \\ 0.0000 & 0.0369 & 1.7209 \end{bmatrix}^{-1} \begin{bmatrix} 0.9505 \\ 1.0000 \\ 1.0890 \end{bmatrix} = \begin{bmatrix} 1.4648 \\ 0.8292 \\ 0.6510 \end{bmatrix}$$
(3)

[0083]

上記混合量は、上記三刺激値を持つ3原色にて色温度6500Kの白を輝度Y=1で実現するために必要なレーザーパワーの比をあらわしている。即ち、Rc:Gc:Bc=1.4648:0.8292:0.6510。

光センサ 1 7 にて各色の変調光量 [W] を測定した結果 I r (v, x) , I g (v, x) , I b (v, x) は、図 1 9 に示されたものである。

かかるGLVから射出される変調光を全部混合する場合に実現可能な白の輝度をYwr

, Ywg, Ywbで表わし、下記の式(4)のように求められる。

[0084]

〔数4〕

Y w r = I r (v, x) / R c

Y w g = I g (v, x) / G c

Y w b = I b (v, x) / B c

(4)

[0085]

前述したように、光センサ17は図18に示すような波長感度を持っている。また、光センサ17は、幾何学条件により、測定効率は100%ではない。そのため、これらの効果を補正する必要がある。具体的には、予め光センサ17の受光面積や波長感度による測定量の変化を反映する輝度変換係数Kr, Kg, Kb を求め、上記輝度関数Ywr, Ywg, Ywb に掛け、補正する。

従って、補正後の実現可能な白色の輝度 I Y は次の式 (5) のようになる。 [数 5]

I Y $r = K r \times Y w r = K r \times I (v, x) / R c (\nu - \gamma \gamma)$

I Y $g = K g \times Y w g = K g \times I g (v, x) / G c (\nu - + \nu)$

 $I Y b = K b \times Y w b = K b \times I b (v, x) / B c (\nu - \gamma \gamma)$

(5)

[0086]

ステップS33:

IYOより大きい白の輝度は、GLV23R, 23G, 23Bの中に、その輝度を実現できない画素素子は必ず存在するからである。

[0087]

ステップS34:

前述したように、画像入力機器によって入力映像信号 V I D E O $が特有の <math>\gamma$ 特性を有する、即ち、入力信号を x (0 < x < 1) 、出力信号を y (0 < y < 1) とすると、 y = x y の関係が成立する。例えば、通常テレビの場合、 y = 2 . 2 である。

補正値演算器64において、輝度分布解析部82は実現可能な白の最大輝度IYmaxを出力し、理想変調特性関数生成部83は、ユーザが指定した理想変調特性関数IV(t)を出力する。乗算器84において、関数IYmaxと関数IV(t)を乗算し、その乗

算の結果は目標変調特性IT(v)となる。

図23は、このように求められた目標変調特性IT(v)の一例を示す。

[0088]

ステップS35:

[0089]

図24は本実施形態の表不均一性を補正する方法を示している。

図24 (a) は上記に算出した目標変調特性 IT(v)、図24 (b) は実際に測定された輝度(変調)特性 IYr(v)、または、IYg(v)、または、IYb(v)を示している。図24 (a) と (b) において、横軸は駆動電圧、縦軸は変調光の輝度を表わしている。

表示不均一性を補正するために、補正テーブル生成部85a,85b,85cは、図24(a)に示す目標変調特性IT(v)の曲線上に、表示不均一性が存在しない場合に各画素素子に印加すべき所定の初期駆動電圧Vinに対して、対応する目標輝度値Yを求める。

次に、図24(b)において、測定された変調特性、例えば、輝度特性IYr(v)の曲線上に、目標輝度値Yを発生するために印加すべき駆動電圧Voutを画素毎に求める

このようにして、輝度値Yを実現するために、画素素子N, M, L…の駆動電圧がそれぞれVout_n、Vout_m、Vout_l…となる。

[0090]

即ち、図25に示すように、所定の初期駆動電圧Vinに対して、画素素子N, M, Lが同じ輝度値Yを表示するように、画素素子N, M, Lに印加する駆動電圧はVout_n, Vout_n, Vout_lに補正された。

このように得られたGLV23R, 23G, 23Bの全部の画素素子の補正後の駆動電圧は、データテーブル記憶部 86a、 86b、 86c に書き込まれ、補正処理は完了する

[0091]

以後入力される画像信号は、データテーブル記憶部86a,86b、及び86cにて、 画素素子および駆動信号レベル毎に随時駆動信号が補正され、輝度と色の不均一性が補正 され、高品質の映像が出力される。

図26は、図22と対比して、輝度と色の不均一性が補正された後の輝度プロファイル を示す。

図26に示すように、補正後の駆動電圧を印加した後に、レーザ光源21R, 21G, 21Bの輝度プロファイル IYrと、IYgと、IYbとが同一になり、色温度6500 K (IYbルーメン) の白を正しく実現できる。

[0092]

本実施形態によれば、画素毎に照明条件の不均一性、及び画素素子特性のバラツキを補正した補正駆動信号によってGLVを駆動するため、画面上に輝度と色の不均一性の無い高品質な映像を提供できる。

[0093]

第3の実施形態

本実施形態に係る画像表示装置の基本構成が図12、図13及び図15で図解した第2の実施形態に係る画像表示装置と同様である。ただし、本実施形態において、色と輝度の不均一性の補正方法は第2の実施形態と異なる。それに伴い、駆動電圧の補正値を算出する補正値演算器の構成は、第2の実施形態における補正値演算器64と異なる。本実施形

態の補正値演算器を符号64bで表わす。

本実施形態において、1次元画像素子GLV23R、GLV23G、GLV23Bにおける各画素素子の変調特性のバラツキ(照明条件の不均一性を含まない)を事前に測定し、レーザ光源21R,21G,21Bの照明条件の不均一性をプロジェクター動作直前に測定する。この2回の測定結果に基づいて、駆動電圧の補正データテーブルを作成する。

[0094]

GLVのリボン電極間の固有の段差は、例えば、製造工程の不安定性や、駆動信号の誤差によるものであり、経時変化や温度変化は生じない。一方、光源は、照明条件の不均一性には経時変化や温度変化があり、事前に測定した結果は、時間を経つと適用できない可能性がある。そのため、両方を独立して、照明の影響を含まない素子の変調特性を先に測定し、使用する直前に照明の不均一性を測定する方法は、光源の動作条件の経時変化に対応できる。

本実施形態に係る画像表示装置の図解を省略し、なお、第1と第2の実施形態の画像表示装置と同じ部分に同じ符号を用い、重複する説明を省略する。

[0095]

図27は、本実施形態の画像表示装置において、画素素子の変調特性のバラツキと照明 条件の不均一性を測定し、駆動電圧の補正を行なう処理の全体の流れを示すフローチャー トである。

次に、図27の各ステップについて説明する。

ステップS41:

事前に、例えば、別個の調整装置を用いて、レーザ光をGLV23R、GLV23G、GLV23Bにおける個々の画素素子に照射し、個々の画素素子の変調特性(照明条件の不均一性を含まない)を測定する。

ステップS42:

本実施形態の画像表示装置によって画像を表示する直前に、本実施形態の画像表示装置におけるレーザ光源21R、21G、21Bを順次点灯し、GLV23R、GLV23G、GLV23Bに順次照射する。各GLVの個々の画素素子について、テスト信号生成部31が高いレベルのテスト信号を駆動信号として各GLVに順次印加し、光検出装置15がテスト信号を印加された画素素子から射出された変調光の光量を測定し、照明条件の不均一性(照明プロファイル)を得る。

[0096]

ステップS43:

補正回路部33は、測定された各画素素子からの変調特性と照明プロファイルを処理し、所定の初期駆動電圧に対して、各色の各画素素子に印加する最適な駆動電圧を求める。 求められた最適化な駆動電圧データのデータテーブルを作成し、メモリに記憶する。

そして、画像を表示する際に、記憶された駆動電圧のデータテーブルを用いて、GLV の各画素素子に印加する。

その後の画像表示の流れは、第1と第2の実施形態と同様である。

[0097]

図28は、事前に、GLV23R、GLV23G、GLV23Bにおける個々の画素素子の変調特性(照明条件の不均一性を含まない)を測定する変調素子調整装置201の構成の一例を示している。

変調素子調整装置 2 0 1 は、R、G、Bレーザ光源を含む光源 2 0 2、光源 2 0 2 からのレーザ光を成形する照明光学系 2 0 3、該レーザ光を偏向して画素毎にGLV 2 0 5 に入射させるミラー 2 0 4 a と、照射された画素素子から射出された変調光を偏向するミラー 2 0 4 b と、変調光を結像する投影レンズ 2 0 6 と、変調光に含まれる 1 次回折光を取り出し、他の次数の回折光を取り除く空間フィルタ 2 0 7 と、光検出器 2 1 7 とを有する

[0098]

変調素子調整装置201において、照明光学系203は、光源202から射出された単

色レーザ光をビームスポットが点状となるように成形して、GLV205を画素ごとに照射する。照射されている画素素子に図17(a)に示されたテスト信号を印加し、入射光を変調する。射出された変調光を光センサ217で測定し、該画素素子の変調光の強度を測定し、変調特性を求める。ここで、1画素範囲内に照明光の強度変動がないと仮定する

空間フィルタ 2 0 7 は、第 1 と第 2 の実施形態における空間フィルタ 5 と同様である。また、G L V 2 0 5 は、赤色、緑色、青色用の 3 つの G L V を含み、それぞれを G L V 2 0 5 R、G L V 2 0 5 B で示す。

図示していないが、変調素子調整装置201に、GLVデバイスを固定して照明位置を 1画素ずつ調整する位置固定装置が設けられている。

GLVデバイスには、変調素子調整装置201に搭載時と画像表示装置搭載時の最適な 照明位置が一致するように、位置合わせ用マークが設けられている。変調素子調整装置2 01を用いて測定をする時に、そのマークに応じて、GLVデバイスと照明の位置が位置 固定装置によって調整される。

光源202及び照明光学系203は、本発明の請求項における「第2の照明手段」に相当する。

[0099]

次に、画素素子の変調特性(照明条件の不均一性を含まない)を事前に測定する方法を 説明する。

図29は、画素素子の変調特性(照明条件の不均一性を含まない)を事前に測定する処理を説明するフローチャートである。

ステップS51:

例えば、プロジェクターに組み込む前に、予め駆動回路特性を含むGLVデバイスの変調特性を測定する。GLV205をセットし、上記のように位置調整後に、光センサ217を測定画素の結像位置に移動し、測定を開始する。

ステップS52:

光源202、例えば、赤色レーザ光源を点灯し、射出されたレーザ光は照明光学系203で成形され、GLV205Rに照射する。

$[0\ 1\ 0\ 0\]$

前述したように、GLV205の1画素素子(6本のリボン電極からなる)の代表的な寸法は、幅が約 25μ m、長さが約 $200\sim400\mu$ mである。従って、GLV205の1画素素子に照射するビームスポットは、例えば、 25μ m×500 μ mにすれば、GLV205を画素ごとに照射できる。

位置固定装置は光ビームの照明位置をGLV上に移動し、1画素ずつ調整する。

$[0\ 1\ 0\ 1]$

ステップS53:

GLV205の各画素素子の変調特性、即ち、駆動電圧と変調光の輝度の関係を順次測定する。

画素素子の変調特性を測定するために、第2の実施形態と同じように、図30(a)に示されたテスト信号を駆動電圧信号として該画素素子の駆動回路に入力し、各リボン電極に印加する。

該画素素子は、入射されたレーザ光を変調し、印加された駆動電圧の各レベルに応じた 強度の回折光(変調光)を射出する。

$[0\ 1\ 0\ 2\]$

光センサ217は、射出された変調光の強度を測定する。図30(b)は、測定された変調特性を例示する。

そして、第2の実施形態で示された検出信号処理部32におけるゲイン調整回路61は、光センサ217の出力信号に対して、ゲイン合わせの処理を行ない、A/D変換回路62は、ゲイン調整回路61から出力されたアナログ信号をデジタルデータに変換し、1画素素子について256個のデータからなる測定変調特性を補正値演算器64bのメモリ2

82に記憶する。

GLV205、具体的に、GLV205Rは、例えば、1080画素を表示する場合は、以上の測定を検出器の位置を移動させながら1080回繰り返し、GLV205Rの1080画素素子のそれぞれの変調特性を測定する。得られた1080×256のデータをメモリ282に記憶する。

[0103]

ステップS54:

例えば、GLV205Rの全ての画素素子の変調特性を測定した後に、点灯されている 赤色レーザを消灯する。

ステップS55:

緑色レーザ光源と青色レーザ光源についても、同じように処理を行ない、GLV205GとGLV205Bの全部の画素素子の変調特性を測定する。

測定されたGLV205GとGLV205Bの全部の画素素子の変調特性のデータもメモリ282に記憶される。

GLV205R, GLV205G、及びGLV205Bのそれぞれの全部の画素素子の変調特性データをまとめて関数 I s r (v 、x), I s g (v 、x), I s b (v 、x) で表す。ここで、変数 v は、駆動電圧を表し、変数 x は、各画素素子の位置を表し、画素素子を区別する変数である。 r 、g 、b は、赤、緑、青三色を表す。

$[0\ 1\ 0\ 4\]$

図31は、テスト信号のあるレベルv1で、GLV205R、GLV205G、及びGLV205Bの変調特性Isr(v1、x), Isg(v1、x), Isb(v1、x)の一例を示し、各GLVにおいて、各画素素子から射出された変調光の強度の変動を例示する。

図31に示すように、画素素子変調特性のバラツキにより、GLV205R,GLV205G、及びGLV205Bの画素素子の配置方向に沿って変調光の強度が大きく変動する。

ここで示されている変調特性Isr(v1、x),Isg(v1、x),Isb(v1、x)の変動は、各画素素子及び駆動回路に固有のバラツキによるものであり、光源202の照明プロファイルの影響が含まれていない。

[0105]

次に、画像表示直前に照明プロファイルを単独に検出する方法を説明する。この時、GLVデバイスを画像表示装置に搭載し、図12に示されたように、画像表示装置に光検出装置15を設けて、画像表示装置に配置された光源21R,21G,21Bの照明プロファイルを測定する。

ここで測定する照明プロファイルは、画素素子に固有の変調特性(駆動回路の影響を含む)のバラツキの影響は含まれていない。

しかし、画素素子の変調特性を単独に測定することが可能であることに対して、照明プロファイルを単独に測定することが容易にできない。何故なら、GLV全体を照明すると、照明不均一性の影響が、画素素子に固有の変調特性(駆動回路の影響を含む)のバラツキによる影響と必ず併存するからである。従って、画素素子による表示不均一性が存在する限り、照明プロファイルを単独に測定することができない。

[0106]

しかし、近似的に照明プロファイルを単独に測定する方法がある。

前述したように、可動リボン電極の最大の変位量が $\lambda/4$ である。ここで、 λ は入射光の波長である。例えば、本実施形態で用いられる R、G、B光源の場合は、赤色(R): $\lambda=650$ nm、緑色(G): $\lambda=532$ nm、青色(B): $\lambda=460$ nmとなっており、各照明光に対して、可動リボン素子の最大移動量 $\lambda/4$ はそれぞれ 162. 5 nm、133 nm、115 nmとなる。

一方、リボン電極の表面固有の凹凸や、駆動回路によるリボン電極表面の位置のバラツ キは通常数 n m程度である。従って、可動リボン素子を最大距離で変位させる場合は、リ ボン電極自身の凹凸及び駆動信号による凹凸がGLVの変調効果に影響は十分小さいものと考えられ、無視できる。

従って、図32に示すように、駆動信号として、レベルが240~255の範囲に変化するテスト信号をGLVに印加して動作させ、変調光を光センサ17で測定し、各画素素子の照明プロファイル、即ち、輝度と画素(位置)の関係Pr(x)、Pg(x)、Pb(x) を測定できる。

実際に、テスト信号が 2 4 0 \sim 2 5 5 の範囲では、変調光の光量が単調に増加しない。そこで、テスト信号が 2 4 0 \sim 2 5 5 の範囲で測定された輝度の最大値を照明プロファイルの値とする。

図32に示したレベルが240~255の範囲に変化するテスト信号は、本発明の請求項における「第2の範囲に変化する第2のテスト信号」に相当する。

[0107]

図33は、画像表示直前に照明プロファイルを単独に検出する処理を説明するフローチャートである。

ステップS61:

画像表示を行なう直前に、図12に示すミラー16と光センサ17を設置し、照明プロファイルを測定する。

ステップS62:

レーザ光源、例えば、赤色レーザ光源21Rを点灯し、射出されたレーザ光は照明光学系22Rで線形に成形され、GLV23R全体に照射する。

[0108]

ステップS63:

GLV23Rの個々の画素素子について、変調光の強度を測定する。

そのために、テスト信号生成部31が図32に示されたようなテスト信号を生成し、駆動電圧信号として選択回路66を介して測定対象画素素子の駆動回路に入力し、該測定対象画素素子の各リボン電極に印加する。

図32に示されたテスト信号は、レベル(相対値)が240~255の範囲で変化する

[0109]

測定対象画素素子は、入射された赤色レーザ光を変調し、GLV23Rは変調光を射出する。光センサ17は、上記テスト信号の各レベルに対応する変調光の強度を測定する。

図15に示された検出信号処理部32におけるゲイン調整回路61は、光センサ17からの出力信号について、光センサの波長感度の変化を補正するために、ゲイン合わせの処理を行なう。A/D変換回路62はその信号をデジタルデータに変換し、テスト信号の240~255の各レベルに対応するデータを該画素素子の照明プロファイルデータとして補正回路部33のメモリ63に記憶する。

例えば、GLV23Rは1080画素素子から構成される場合は、以上の測定を1080回繰り返し、GLV23Rの1080画素素子について、同じように測定し、得られた照明プロファイルデータをメモリ63に記憶する。

なお、測定された画素素子を除き、他の画素素子を遮光する。

[0110]

ステップS64:

例えば、GLV23Rの全ての画素素子について測定を終了した後に、レーザ光源21 Rを消灯する。

ステップS65:

レーザ光源21G、または、21Bについても、同じように処理を行ない、GLV23G、または、GLV23Bの全部の画素素子について測定を行なう。

測定されたGLV23G、GLV23Bの各画素素子の照明プロファイルデータもメモリ63に記憶される。

GLV23R、GLV23G、GLV23Bのそれぞれの全部の画素素子の照明プロフ

レーザ光源21R、21G、21Bに対して、GLV23R、GLV23G、GLV2 3Bの全ての画素素子について測定を行なった後に、照明プロファイルの測定を終了する

[0111]

メモリ63に記憶されたGLV23R, GLV23G, GLV23Bの全ての画素素子の照明プロファイルデータは、補正回路部33における補正値演算器64bにおいて解析される。

図34は補正値演算器64bの構成を示す。

補正値演算器 6 4 b は、電圧輝度変換 2 8 1 (L/V) と、画素素子の変調特性データを格納するメモリ 2 8 2 と、所望の変調特性関数を生成する理想変調特性関数生成部 2 8 3 (IV0) と、乗算器 2 8 4 a, 2 8 4 b, 2 8 4 c, 2 8 4 d と、輝度分布解析部 2 8 7 (LDA) と、補正テーブル生成部 2 8 5 a, 2 8 5 b, 2 8 5 c (CTG) と、データテーブル記憶部 2 8 6 a, 2 8 6 b, 2 8 6 c と (LUT_R, LUT_G, LUT_B) を有する。

[0112]

次に、図35のフローチャートを参照して、補正値演算器64bの動作を説明する。 ステップS71:

R, G, Bレーザ光源について、GLV23R, 23G, 23Bそれぞれの全画素の照明プロファイルデータIQr(v, x)、IQg(v, x)、IQb(v, x)を測定し、メモリ63に記憶した後に、補正回路部33において、その測定データを処理し、補正を行なう。

[0113]

ステップS72:

電圧輝度変換/輝度分布解析部 281 は、照明プロファイルデータ $IQr(v \times x)$ 、 $IQg(v \times x)$ 、 $IQg(v \times x)$ 、 $IQb(v \times x)$ を解析し、各画素素子について、照明プロファイルデータの最大値を抽出し、該画素素子の照明プロファイルの値とし、光源 21R, 21G, 21Bの照明プロファイル IPr(x)、 IPg(x)、 IPb(x) を導出する。 さらに、電圧輝度変換/輝度分布解析部 281 は、電圧値である IPr(x)、 IPg

(x)、IPb(x)を輝度値Pr(x)、Pg(x)、Pb(x) に変換する。具体的な変換方法は、第2の実施形態と同様である。

図36は、測定された照明プロファイルPr(x)、Pg(x)、Pb(x)の一例を示す。

図36に示すように、光源21R, 21G, 21Bの照明プロファイルが大きく変動する。

[0114]

ステップS73:

メモリ282から、GLV23R, 23G, 23Bの全部の画素画素素子の変調特性データIsr(v、x)、Isg(v、x)、Isb(v、x)を読み出す。 ステップS74:

乗算器 2 8 4 a、 2 8 4 b、 2 8 4 c において、照明プロファイルPr(x)、Pg(x)、Pb(x)と素子の変調特性データIsr(v、x)、Isg(v、x)、Isb(v、x)とを乗算し、照明光分布を含んだ変調特性IYr(v、x)、IYg(v、x)、IYb(v、x)を算出する。

[0115]

図37は、テスト信号のレベルはv = v1の時の算出された照明光分布を含んだ変調特性 IYr(v1,x)、 IYg(v1,x)、 IYb(v1,x) を示す。

ステップS75:

輝度分布解析部287は、例えば、図37で示された輝度特性IYr, IYg, IYbを解析し、輝度特性IYr, IYg, IYbを画素配置方向に数分割し、分割領域毎に実現可能な白の最大輝度関数IYmax(v、x)を求める。

分割方法は均等である必要なく、例えば、図38に示すように、画素領域を3分割し、分割領域毎に共通の最小値IY0を探し、下記のように白の最大輝度関数IYmax(v、x)を求める。

領域1:IYmax(v,x)=ax+b、

領域2:IYmax(v,x)=c、

領域3:IYmax(v,x)=f-dx

ここで、xは画素位置を示す。

輝度分布解析部287は実現可能な白の最大輝度IYmaxを出力し、理想変調特性関数生成部283は、ユーザが指定した理想変調特性関数IV(t)を出力し、乗算器284dにおいて、関数IYmaxと関数IV(t)が乗算し、その乗算の結果は目標変調特性IT(v)となる。

[0116]

ステップS76:

補正テーブル生成部285a,285b,285cは、算出した目標変調特性IT(v)と実際に測定で得られた画素毎の変調特性IYr(vxx)、IYg(vxx)、IYb(vxx)(図37)に基づいて、表示される輝度と色の不均一性を無くすように、R、G、B照明毎にかつ画素素子毎に、駆動信号の補正を行ない、駆動信号の補正テーブルをRGB照明毎に作製する。

具体的な補正方法は、第2の実施形態において、図24に示した方法と同様である。 即ち、所定の初期駆動電圧Vinに対して、各画素素子が同じ輝度値Yを表示するよう に、画素素子に印加する駆動電圧は補正される。

このように得られたGLV23R, 23G, 23Bの全部の画素素子の補正後の駆動電圧は、データテーブル記憶部286a, 286b, 286cに書き込まれ、補正処理は完了する。

[0117]

以後、入力される画像信号は、データテーブル記憶部286a,286b、及び286cにて、画素素子および駆動信号レベル毎に随時駆動信号が補正され、輝度と色の不均一性が補正され、高品質の映像が出力される。

図39は、図37と対比して、輝度と色の不均一性が補正された後の輝度プロファイルを示す。

図39に示すように、補正後の駆動電圧を印加した後に、レーザ光源21R, 21G, 21Bの輝度プロファイルIYrと、IYgと、IYbとが同一であり、白を正しく表示できる。

[0118]

本実施形態によれば、画素毎に照明条件の不均一性、及び画素素子特性のバラツキを補正した補正駆動信号よってGLVを駆動するため、画面上に輝度と色の不均一性の無い高品質な映像を提供できる。

また、環境経時変化に影響されやすい照明不均一性を適宜補正できるため、常に色不均一性のない映像を提供できる。

また、複数分割した照明領域毎に最大輝度関数を設定するため、輝度を無駄にせず有効活用することができ、かつ、照明領域毎でR,G,Bの輝度比率は一定となるため、画質劣化の原因となる色不均一性が発生しない。

また、画像を表示直前に照明プロファイルのみを測定するため、測定時間を大幅に短縮することが可能となる。そのため使用者の待ち時間を低減することができる。

[0119]

第4の実施形態

本実施形態に係る画像表示装置の基本構成が図12、図13及び図15で図解した第2の実施形態に係る画像表示装置と同様である。ただし、本実施形態において、データテーブル記憶部に記憶された駆動電圧補正データを駆動回路に入力する際に発生する量子化誤差の影響を低減する処理回路が、画像表示装置に付加されている。

図40は、本実施形態に係る画像表示装置において、信号処理部301の部分構成を示すブロック図である。

[0120]

図40に示す信号処理部301は、映像信号入力処理部302 (VSIP)と、データテーブル記憶部(LUT)303、誤差拡散回路304 (EDC)と、D/A変換回路305と、駆動回路306 (DRVC)とを含む。

図40において、映像信号入力処理部302は、RGB信号である映像信号VIDEOを処理する。例えば、映像信号入力処理部302は、DVDなどの映像再生機器より入力された色差信号YCbCr(YPbPr)をRGB信号に変換し、また、非線形特性(γ 特性)付加されているRGB信号について、逆ガンマ補正処理にて線形特性に変換する。さらに、照明光源の色再現範囲に対応させるために、RGB信号について色空間変換処理を実施する。このように処理された映像信号VIDEOはデータテーブル記憶部303に入力される。

[0121]

データテーブル記憶部303に、GLV23R、GLV23G、GLV23Bにおける全ての画素素子の補正後の駆動電圧データが記憶されている。映像信号VIDEOがデータテーブル記憶部303に入力されると、映像信号VIDEOに対応する駆動電圧を初期駆動電圧として、それに対応するGLV23R、GLV23G、または、GLV23Bにおける全ての画素素子の補正後の駆動電圧データがデータテーブル記憶部303から読み出され、誤差拡散回路304を介して、D/A変換回路305にてD/A変換された後に、GLVの各画素素子の駆動回路に印加する。

該補正後の駆動電圧を印加することによって、画面上に輝度と色の不均一性がなくなり、高品質の画像を表示される。

D/A変換回路 3 0 5 は、入力されたディジタル駆動信号をアナログ信号に変換する。駆動回路 3 0 6 は、そのアナログ信号をGLV 2 3 R、GLV 2 3 G、GLV 2 3 Bの所定の画素素子の各リボン電極に印加する。GLV 2 3 R、GLV 2 3 G、GLV 2 3 Bは駆動信号に応じて動作し、赤色レーザ 2 1 R、緑色レーザ 2 1 G、青色レーザ 2 1 Bから出射されたレーザ光を変調する。

[0122]

市販されたD/A変換器305と駆動回路306のビット幅は8ビットのものである。 一方,第2と第3の実施形態で述べたように目標変調特性と実際に測定した画素毎の変 調特性に基づいて補正テーブルを求める際、測定および補正の処理は精密な処理であり、 測定精度、補正精度、および演算精度を保つため、例えば、補間処理等を用いて、高いビット数のデータフォーマットで以上の処理を行ない、高いビット数にて駆動電圧の補正データテーブルを作成する必要がある。例えば、補正された駆動電圧のデータのビット数が10ビットとし、即ち、データテーブル記憶部303に記憶されている全ての画素素子の補正後の駆動電圧データのビット数が10ビットである。

[0123]

ところが、データテーブル記憶部303のデータはD/A変換器305と駆動回路306に入力されると、比較的に連続しているデータテーブル記憶部303のデータは間引きされる、言い換えれば、256値に量子化(ディジタル化)される。

この量子化によって、駆動電圧の階調が粗くなり、データテーブル記憶部303に記憶された駆動電圧の補正データに比べ、誤差が生じる。これは量子化誤差と言う。

この量子化誤差によって、画面上に画素間の不連続性が生じると、第2と第3の実施形態の補正方法を用いても解消できない。しかも、人間の目の感度が高いので、このような画素間僅かの不連続性は、不自然な表示として人間に認識される。特に、本実施形態のよ

うに、GLVからの変調光を走査して2次元画像を表示する表示装置において、1次元画像を画面上に走査することによって、1次元画像での異常な点は、画面上に横縞になって、さらに感知しやすくなる。

[0124]

そこで、本実施形態において、データテーブル記憶部303とD/A変換器305及び駆動回路306の間に、誤差拡散処理部304を設けて、画面上1画素で生じた量子化誤差を該画素周囲の複数の画素に割振り、さらに、次のフレームの所定の領域の複数の画素にも割振る。また、1画面内の全画素についても、同じように、処理対象となる画素の量子化誤差を、現在のフレームと次のフレームの所定の領域の複数の画素に拡散する。その結果、ビデオ画像全体としての誤差を最小にし、表示される画像をより自然なものにする

静止する1枚の画面内に量子化誤差を拡散する方法、いわゆる2次元量子化誤差拡散方法は知られているが、本実施形態に係る画像表示装置は、ビデオ映像を表示する装置であり、連続して表示される複数のフレームは、画面の内容もほぼ連続している。このため、本実施形態において、駆動電圧の量子化誤差による画面上の不連続性を最大限に軽減するために、フレーム間にも量子化誤差の拡散処理(以降、3次元誤差拡散と呼ぶ)を行なう

[0125]

図41は、本実施形態に係る画像表示装置において、誤差拡散回路304の構成の一例を示すブロック図である。

誤差拡散回路304は、加算器311と、加算器312と、誤差丸め処理部313(ERP)と、減算器314と、誤差フィルタ315(EFLT)とを有する。

データテーブル記憶部303は、記憶された10ビットの駆動電圧補正データを出力する時に、該10ビットのデータを上位8ビットと下位2ビットに分割する。

上位 8 ビットA (x, y) は加算器 3 1 1 に入力され、下位 2 ビットB (x, y) は加算器 3 1 2 に入力され、誤差として処理される。

具体的に、加算器 3 1 2 で、下位 2 ビット B と、前の 1 ライン、若しくは、前の 1 フレームの所定の領域(x', y')の画素で発生した 2 ビットの誤差 E (x', y')とが加算される。該 2 ビットの加算結果 G (x, y)を誤差丸め処理部(E R P) 3 1 3 で処理する。

誤差丸め処理部313には、所定のしきい値U0が設けられており、なお、2ビットのデータが入力される。誤差丸め処理部313は入力されたデータをしきい値U0と比較し、しきい値U0より大きい場合は、例えば、誤差丸め処理部313は1を出力し(即ち、図41において、D(x,y)=1)、しきい値U0より小さい場合は、例えば0を出力する(即ち、図41において、D(x,y)=0)。しきい値U0より大きい場合、たとえば、1を出力するとき、または、しきい値U0より小さい場合、たとえば0を出力するとき、第1のデータ、または第2のデータとする。

誤差フィルタ315は、誤差丸め処理部313の入力データG(x, y) と出力データ D(x, y) の差E'を画素 (x, y) で新たに発生した量子化誤差E(x, y) として 、周囲の画素に対応した重み係数を付けて周囲の画素に割振る。

[0126]

誤差拡散回路304は、次のように動作し、量子化誤差を拡散する。

データテーブル記憶部 303 から出力された上位 8 ビット A(x,y) と下位 2 ビット B(x,y) は、それぞれ加算器 311 と 312 に入力される。下位 2 ビット B(x,y) は、誤差フィルタ 315 によって決定される 1 ラインあるいは 1 フレーム前の誤差成分 E(x',y') と加算器 312 で加算され、G(x,y) が得られる。G(x,y) は誤差丸め処理部 313 に入力され、しきい値 10 と比較して、10 10 と以外 を出力する。

加算器 3 1 1 で D (x, y) は、A (x, y) と加算された後に、量子化誤差を処理後の駆動電圧データとして、駆動回路 D / A 変換器 3 0 5 に入力される。

減算器 3 1 4 では、誤差丸め処理部 3 1 3 の入力データ G (x, y) と出力データ D (x, y) とが減算し、画素 (x, y) で新たに発生した誤差 E' とする。誤差フィルタ 3 1 5 は、該新たに発生した誤差 E' に設定された周辺の個々の画素に応じた重み値を掛けて、周辺画素、例えば、次のライン、或は、次のフレームの所定の画素に振り分ける。

誤差拡散回路304は、本発明の請求項における「駆動信号供給手段」、または、「第2の駆動信号供給手段」に相当する。

データテーブル記憶部 3 0 3 は、本発明の請求項における「第 1 の駆動信号供給手段」 に相当する。

[0127]

図42は、本実施形態に係る画像表示装置において、2次元誤差拡散の一例を示す図である。

図42において、例えば、画素(x+1, y+1)では、駆動電圧の誤差となる下位2ビットB(x, y)の値は1である。該量子化誤差は、誤差拡散回路301において、X方向(GLVの画素素子配置方向)とY方向(走査方向)に拡散され、画素(x+1, y)、画素(x, y+2)にそれぞれ0.1と0.5の誤差を分配した。ここで、説明の便宜上、前回の誤差E(x, y)はゼロとする。

[0128]

以上は、いわゆる2次元量子化誤差拡散である。

図43は、本実施形態に係る画像表示装置において画像の構造を示す図である。

図43に示すように、本実施形態に係る画像表示装置は、ビデオ映像を表示する。連続して表示される複数のフレームは、画面の内容もほぼ連続しているので、駆動電圧の量子 化誤差による画面上の不連続性は認識されやすい。

このため、本実施形態において、フレーム間の表示不連続性を軽減するために、フレーム間量子化誤差拡散を含む誤差拡散処理、即ち3次元誤差拡散を行なう。

[0129]

図44は、本実施形態に係る画像表示装置において、3次元誤差拡散の一例を示す図で ある。

図44に示すように、XY方向だけでなく、フレーム方向に誤差を拡散させる3次元誤差フィルタ315を適用することも可能である。

図44に示すように、例えば、フレームNにおいて、画素(x+1, y+1, t)では、駆動電圧の誤差となる下位2ビットB(x, y)の値は1である。該量子化誤差は、誤差拡散回路301において、X方向(GLVの画素素子配置方向)、Y方向(走査方向)、と t 方向(フレーム方向)に拡散され、同じフレームN内の画素(x, y+2, t)に0.2、次のフレームN+1内の画素(x, y, t+1)に0.1、次のフレームN+1内の画素(x, y+1, t+1)に0.2、次のフレームN+1内の画素(x, y+1, t+1)に0.1、次のフレームN+1内の画素(x, y+1, t+1)に0.1をそれぞれ分配する。

同じように、ここで、説明の便宜上、前回の誤差E(x, y)はゼロとする。

[0130]

本実施形態によれば、量子化誤差を拡散する処理を行なう回路を付加することによって、量子化誤差成分を均等に駆動信号の補正信号に反映させることができるため、低ビット 駆動回路でも高ビット駆動回路と同様の筋ムラ補正を実現することが出来る。

[0131]

第5の実施形態

本実施形態に係る画像生成装置の基本構成を図45に示す。上記の実施形態と重複する部分は、説明を省略する。本発明の光変調素子の位置実施態様として、GLVあるいはDMD (Digital Mirror Device) が挙げられる。

[0132]

図45は、本応用例に係る画像生成装置を模式的に示すブロック図である。

画像生成装置は、初期駆動信号生成回路350と、駆動回路351と、補正手段352と、光変調素子353とを有する。

初期駆動信号生成回路 3 5 0 は、入力された入力信号から、光変調素子 3 5 3 を駆動する初期駆動信号を生成する。

駆動回路351は、入力信号に応じて光変調素子353を駆動する。

補正手段352は、初期駆動信号に応じて光変調素子353から射出される変調項の目標光強度を求める。また、駆動信号に応じて光変調素子353から射出される変調光の強度から、目標光強度に対応する光変調素子353の駆動信号の値を求める。さらに、求められた駆動信号を駆動回路351に入力する。

光変調素子353は、入射された光を変調し、射出する。

上記の構成において実現される画像生成装置としては、プロジェクタ、ディスプレイ、プリンタ、CTP (Computer To Plate) などが挙げられる。

[0133]

次に、本実施形態に係る画像生成装置の動作について説明する。本実施形態に係る画像 生成装置の動作は、上記の実施形態に係る画像表示装置と実質的に対応している。

まず、光源354から出射された光は、光変調素子353に照射する。また、各光変調素子353について、駆動回路351が所定の最小電圧から所定の最大電圧までの電圧を駆動信号としてすべての光変調素子に印加する。光検出装置が個々の光変調素子から射出された変調光の光量を個別に測定する。

$[0\ 1\ 3\ 4\]$

次に、補正手段352は、光検出装置で測定された変調光の信号について、ゲインの調整、A/D変換などの初期処理を施す。また、補正手段352は、光検出装置で測定された変調光の光量を用いて、光変調素子の各画素素子により生成された画像の輝度と色の不均一性を解析して検出し、所定の初期駆動電圧に対して、各色の各画素素子に印加する最適な駆動電圧を求める。求められた最適化した駆動電圧データのデータテーブルを作成し、生成装置のメモリに記憶する。

実際に画像を表示する際に、記憶された駆動電圧のデータテーブルを用いて、光変調素 子の各画素素子に印加する。

[0135]

上記のように最適化された駆動電圧が光変調素子に印加され、光変調素子は光源から出射される光を変調して、画像を生成する。このとき、例えば、上記の実施形態と同様に、走査手段により変調光をスキャンして画像を生成する。光源は、複数の単色光を用いてもよい。また、必要に応じて、カラーフィルタや、投影レンズ、集光レンズなどを組み合わせて用いることもできる。

上記の画像生成装置によれば、生成する画像の輝度と色の不均一を低減することができる。

[0136]

以上、本発明を好ましい実施の形態に基づき説明したが、本発明は以上に説明した実施の形態に限られるものではなく、本発明の要旨を逸脱しない範囲で、種々の改変が可能である。

以上の実施形態に、本発明に係る画像生成装置、画像表示装置と変調素子調整装置の構成の一例を説明したが、その構成の各種の変更が可能である。

また、第3の実施形態で説明した照明領域を分割する方法は、第2の実施形態にも適用できる。

また、本発明に説明した画像表示装置において、GLVの1画素は6本のリボン電極を含んでいるが、本発明はこれに限定されない。

第4の実施形態で説明した3次元誤差拡散方法は、GLVを用いた画像表示装置に限定されない。

【図面の簡単な説明】

[0137]

- 【図1】本発明の第1の実施形態に係る画像表示装置の構成ブロック図である。
- 【図2】本発明の第1の実施形態に係る画像表示装置の構成の配置図である。
- 【図3】本発明の第1の実施形態に係る画像表示装置に用いられた光回折変調素子の 構造を説明する模式図である。
 - 【図4】図3に続いて、光回折変調素子の動作を説明する模式図である。
 - 【図5】図4に続いて、光回折変調素子の動作を説明する模式図である。
- 【図6】(a)~(c)は、本発明の第1の実施形態に係る画像表示装置において、 照明光学系に入射する前の光の特性を示す図である。
- 【図7】(a)~(c)は、本発明の第1の実施形態に係る画像表示装置における照明光学系の機能を説明する図である。
- 【図8】(a)、(b)及び(c)は、図2に示す本発明の第1の実施形態に係る画像表示装置における空間フィルタ部を説明する図である。
- 【図9】(a)と(b)は、図2に示す本発明の第1の実施形態に係る画像表示装置における光拡散部の機能を示す図である。
- 【図10】(a)~(d)は、本発明の第2の実施形態において、光変調素子特性のバラツキにより画面上に生じる横縞を示す図である。
- 【図11】本発明の第2の実施形態において、光源照明条件の不均一性により画面上に生じた輝度と色の不均一性を示す図である。
- 【図12】本発明の第2の実施形態に係る画像表示装置の構成ブロック図である。
- 【図13】本発明の第2の実施形態に係る画像表示装置の構成の配置図である。
- 【図14】本発明の第2の実施形態に係る画像表示装置において、表示不均一性を検出し、補正する処理を示すフローチャートである。
- 【図15】本発明の第2の実施形態に係る画像表示装置における信号処理系の構成を示す図である。
- 【図16】本発明の第2の実施形態に係る画像表示装置において、表示不均一性を検出する処理を示すフローチャートである。
- 【図17】(a)と(b)は、本発明の第2の実施形態において、表示不均一性を検出するために光変調素子に印加するテスト信号と光検出器の出力信号を示す図である
- 【図18】本発明の第2の実施形態において、光検出器の感度の一例を示す図である
- 【図19】本発明の第2の実施形態において、光変調素子から射出された光の位置分布を示す図である。
- 【図20】本発明の第2の実施形態に係る画像表示装置における補正演算部の構成を示す図である。
- 【図21】本発明の第2の実施形態に係る画像表示装置において、表示不均一性を補正する処理を示すフローチャートである。
- 【図22】本発明の第2の実施形態に係る画像表示装置において、実現可能な白色輝度のプロファイルを示す図である。
- 【図23】図22に示された白色輝度のプロファイルより得られた目標変調特性を示す図である。
- 【図24】本発明の第2の実施形態に係る画像表示装置において、測定された変調素子の変調特性と目標変調特性により駆動電圧を補正する方法を示す図である。
- 【図25】図24に続いて、駆動電圧を補正する方法を示す図である。
- 【図26】本発明の第2の実施形態に係る画像表示装置において、表示不均一性を補正した後の白色輝度のプロファイルを示す図である。
- 【図27】本発明の第3の実施形態に係る画像表示装置において、表示不均一性を検出し、補正する処理を示すフローチャートである。
- 【図28】本発明の第3の実施形態に係る画像表示装置において、予め変調素子の変

調特性を測定する測定装置の構成図である。

【図29】本発明の第3の実施形態に係る画像表示装置において、予め変調素子の変調特性を検出する処理を示すフローチャートである。

【図30】(a)と(b)は、本発明の第3の実施形態に係る画像表示装置において 、テスト信号及び予め測定された変調素子の変調特性を示す図である。

【図31】本発明の第3の実施形態に係る画像表示装置において、予め測定された変調素子の変調特性の位置分布を示す図である。

【図32】(a)と(b)は、本発明の第3の実施形態において、照明プロファイルを検出するために光変調素子に印加するテスト信号と光センサの出力信号を示す図である。

【図33】本発明の第3の実施形態に係る画像表示装置において、照明プロファイル のみを検出する処理を示すフローチャートである。

【図34】本発明の第3の実施形態に係る画像表示装置における補正演算部の構成を示す図である。

【図35】本発明の第3の実施形態に係る画像表示装置において、検出された表示不均一性を補正する処理を示すフローチャートである。

【図36】本発明の第3の実施形態において、表示する直前に測定した変調素子の特性を含まない照明プロファイルを示す図である。

【図37】本発明の第3の実施形態に係る画像表示装置において、実現可能な白色輝度のプロファイルを示す図である。

【図38】本発明の第3の実施形態に係る画像表示装置において、白色輝度のプロファイルを複数の領域に分割してそれぞれの目標変調特性を求める方法を示す図である

【図39】本発明の第3の実施形態に係る画像表示装置において、表示不均一性を補正した後の白色輝度のプロファイルを示す図である。

【図40】本発明の第4の実施形態に係る画像表示装置において、信号処理部の部分 構成を示す図である。

【図41】本発明の第4の実施形態に係る画像表示装置において、誤差拡散回路の構成を示す図である。

【図42】本発明の第4の実施形態に係る画像表示装置において、2次元誤差拡散の一例を示す図である。

【図43】本発明の第4の実施形態に係る画像表示装置における画像の構造を示す図である。

【図44】本発明の第4の実施形態に係る画像表示装置において、3次元誤差拡散の一例を示す図である。

【図45】本発明の第5の実施形態に係る画像生成装置の構成ブロック図である。

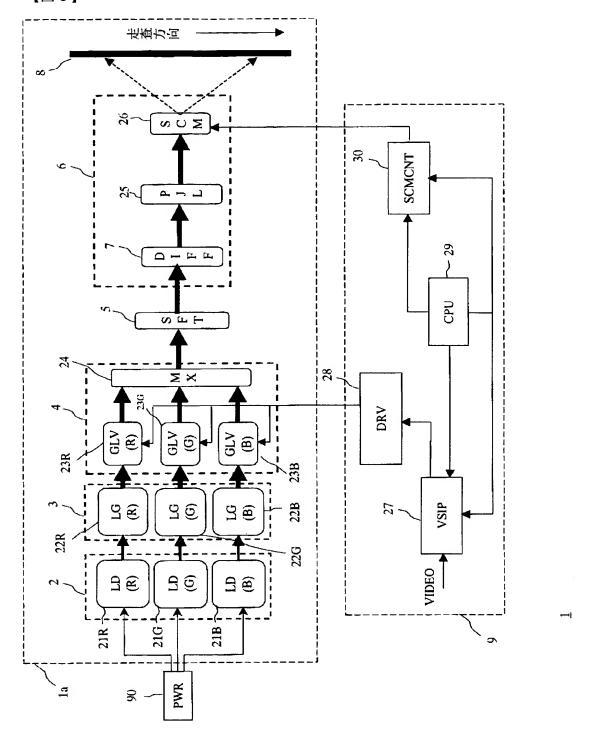
【符号の説明】

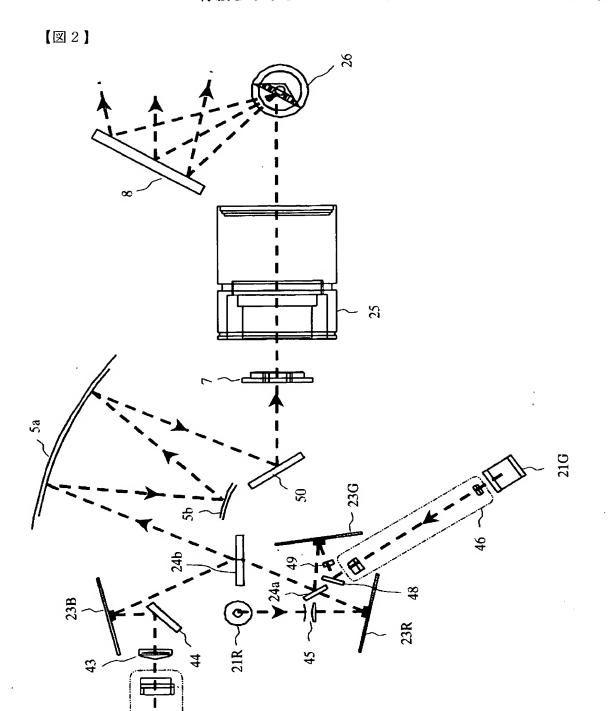
[0138]

1…画像表示装置、1a…光学系システム、2…光源部、3…照明光学系、4…光変調部、5…空間フィルタ、5a…オフナーリレー、5b…シュリーレンフィルタ、6…光投射部、7…光拡散部、8…スクリーン、9…信号処理部、10a,10b,10c,10d,10e,11a,11b,11c,11d…リボン素子、12…共通電極、13…GLV、15…光検出装置、16…ミラー、17…光センサ、18…レンズ、21R…赤色レーザ、21G…緑色レーザ、21B…青色レーザ、22R…赤色用照明光学系、22G…緑色用照明光学系、22B…青色用照明光学系、23R…赤色用GLV、23G…緑色用GLV、23B…青色用のLV、24…色合成部、24a、24b…色合成フィルタ、25…光投影レンズ、26…スキャンミラー、27…映像信号入力処理部、28…駆動回路部、29…CPU、30…スキャナー制御部、31…テスト信号生成部、32…検出信号処理部、33…補正回路部、41…ラインジェネレータ・エキズパンダ、43…フォーカスレンズ、44…ミラー、45…ラインジェネレータ・エキズパンダ、46…ラインジェ

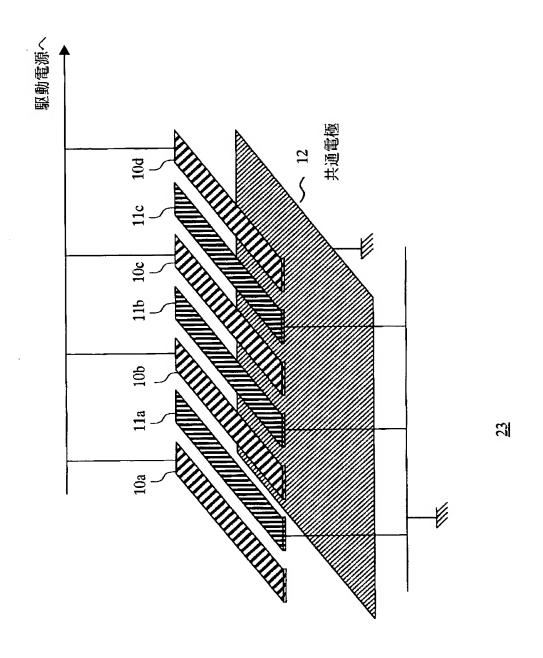
ネレータ・エキズパンダ、48…ミラー、49…フォーカスレンズ、50…ミラー、51 …レンズ、52…シュリーレンフィルタ、55…0次光透過部(開口部)、56a、56 b…士 1 次光反射部、 5 7 a 、 5 7 b…高次光透過部(開口部)、 6 1 …ゲイン調整部、 62…A/D変換部、63…補正値演算部、64…メモリ、65…データテーブル、66 …セレクタ、67…D/A変換部、68…駆動回路、69…逆ガンマ補正部、70…色空 間変換部、81…電圧輝度変換部、82…輝度分布解析部、83…理想変調特性関数生成 部、84…乗算器、85a、85b、85c…補正テーブル生成部、86a、86b、8 6 c …赤、緑、青色補正テーブル、90…電源、91…レギュレータ、92…警報手段、 101…画像表示装置、101a…光学系システム、102…光源部、103…照明光学 系、104…光変調部、105…空間フィルタ、106…光拡散部、107…光投影部、 108…スクリーン、109…信号処理部、121R…赤色レーザ、121G…緑色レー ザ、121B…青色レーザ、122R…赤色用照明光学系、122G…緑色用照明光学系 、122B…青色用照明光学系、123R…赤色用GLV、123G…緑色用GLV、1 2 3 B…青色用GLV、1 2 4 …色合成フィルタ、1 2 5 … 光投影レンズ、1 2 6 … スキ ャンミラー、127…映像信号入力処理部、128…駆動回路部、129…CPU、13 0 …スキャナー制御部、201…素子モジュール測定装置、202…光源、203…照明 光学系、204a、204b…ミラー、205…GLV、206…レンズ、207…空間 フィルタ、208a、208c…表示用光、208b…非表示用光、217…光センサ、 281…電圧輝度変換部、282…メモリ、283…理想変調特性関数生成部、284a 、284b、284c、284d…乗算器、285a、285b、285c…補正テーブ ル生成部、286 a、286 b、286 c…赤、緑、青色補正テーブル、287…輝度分 布解析部、301…画像表示装置、302…映像信号入力処理部、303…データテーブ ル、304…誤差拡散回路、305…D/A変換部、306…駆動回路、307…GLV 素子、311、312…加算器、313…誤差丸め処理、314…減算器、315…誤差 フィルタ、350…初期信号生成回路、351…駆動回路、352…補正手段、353… 光変調素子、354…光源、Ir…赤色変調特性プロファイル、Ig…緑色変調特性プロ ファイル、Ib…青色変調特性プロファイル、IPェ…赤色照明による照明プロファイル (電圧値)、IPg…緑色照明による照明プロファイル(電圧値)、IPb…青色照明に よる照明プロファイル(電圧値)、IQr…赤色照明による照明プロファイルデータ、I Qg…緑色照明による照明プロファイルデータ、IQb…青色照明による照明プロファイ ルデータ、Isr…赤色用素子の変調特性プロファイル、Isg…緑色用素子の変調特性 プロファイル、Isb…青色用素子の変調特性プロファイル、It…目標変調特性、IV …変調特性関数、IYr…赤色照明による白色輝度プロファイル、IYg…緑色照明によ る白色輝度プロファイル、IYb…青色照明による白色輝度プロファイル、IY0…輝度 プロファイルの最小値、LD(R)…赤色レーザダイオード、LD(G)…緑色レーザダ イオード、LD(B)…青色レーザダイオード、Pr…赤色照明による照明プロファイル (輝度)、Pg…緑色照明による照明プロファイル(輝度)、Pb…青色照明による照明 プロファイル (輝度)、 X…フーリエ面

【書類名】図面【図1】

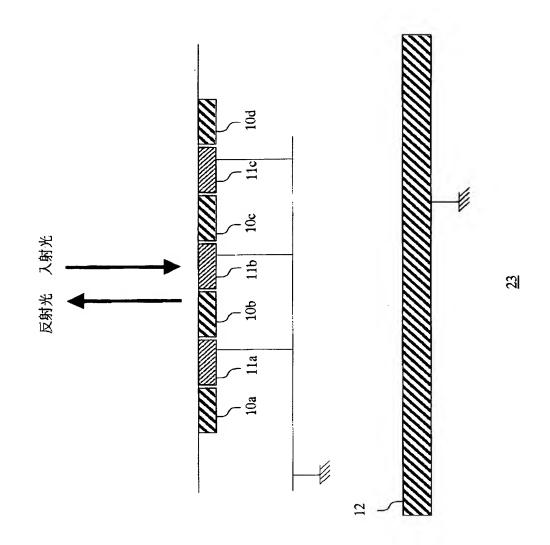




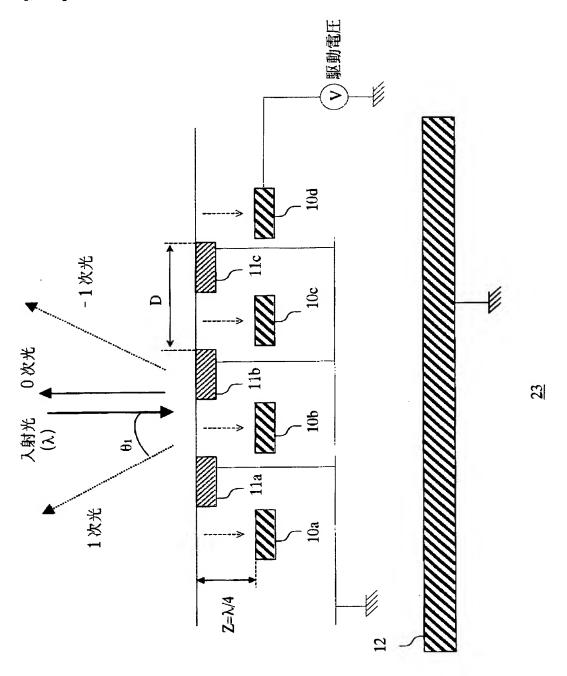
【図3】

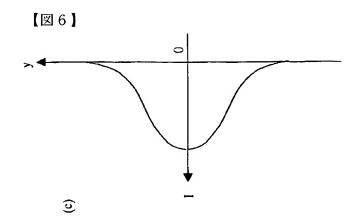


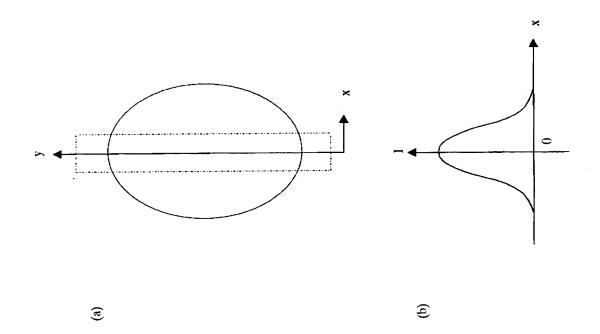
【図4】



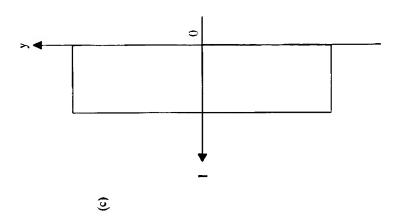
【図5】

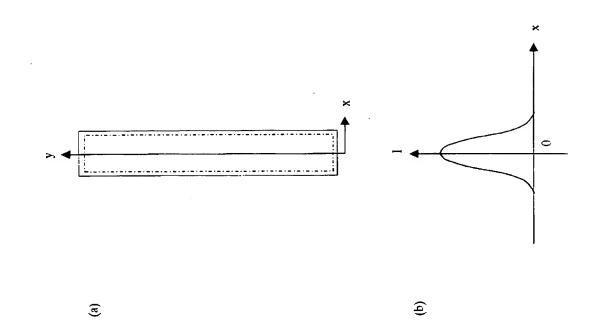




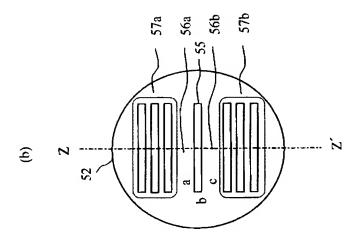


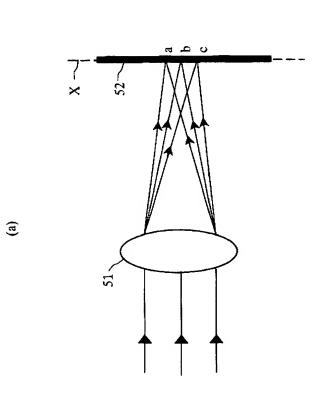


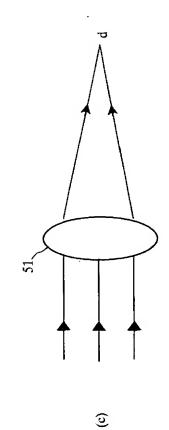




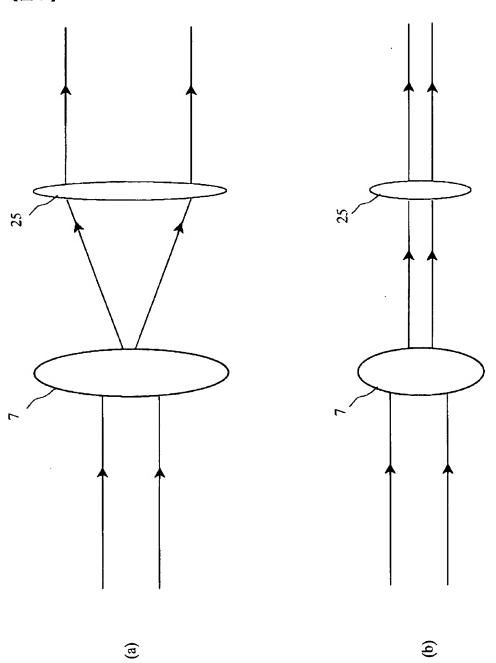
【図8】



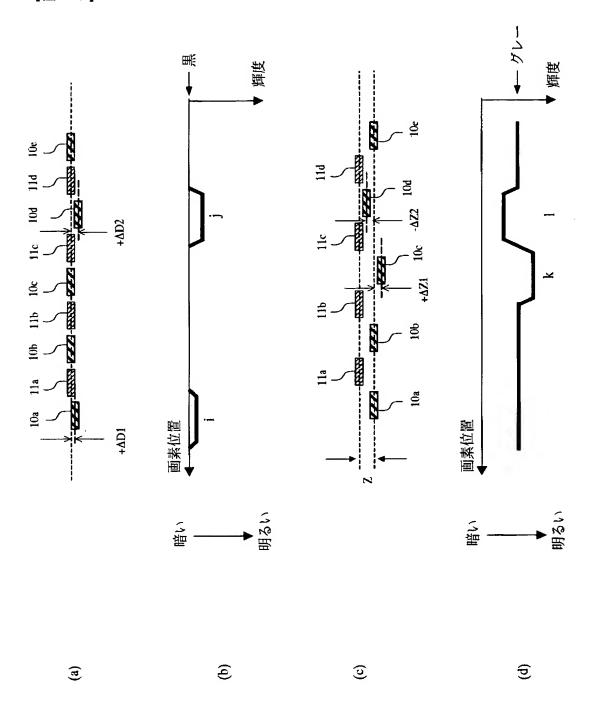




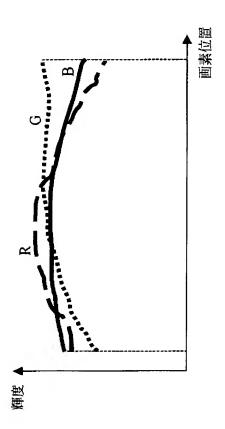
【図9】



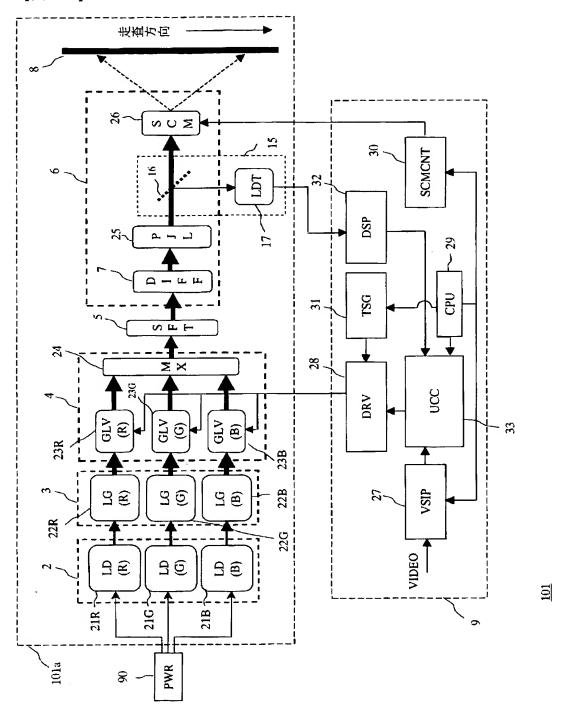
【図10】



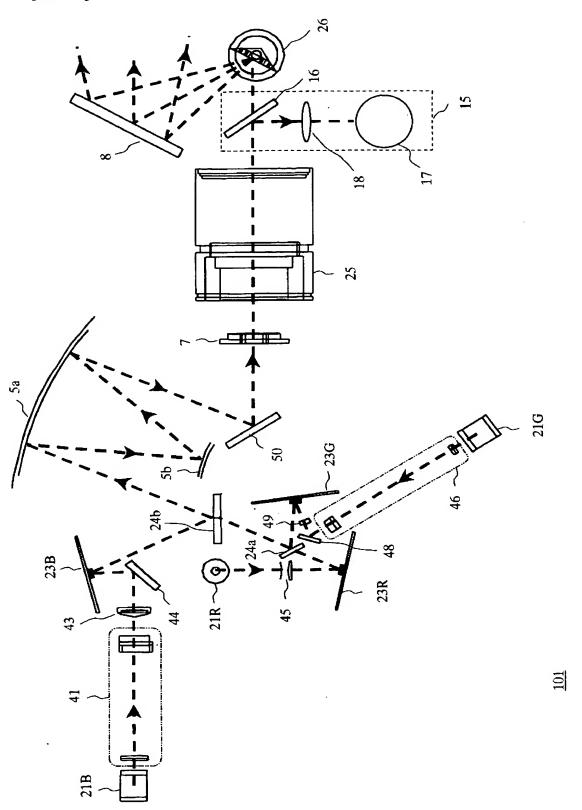
【図11】



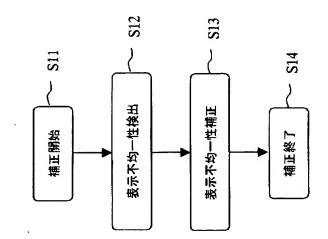
【図12】



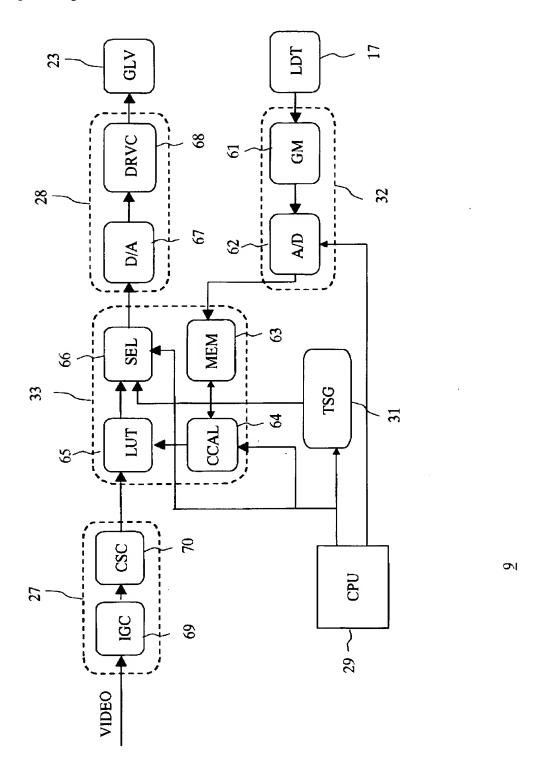
【図13】



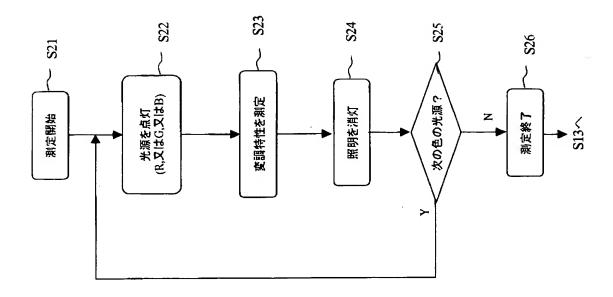
【図14】



【図15】

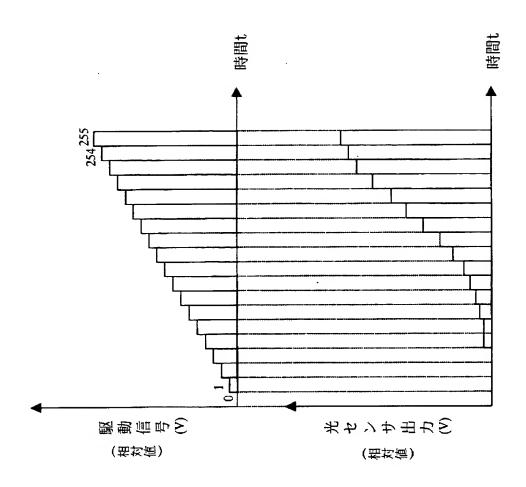


【図16】



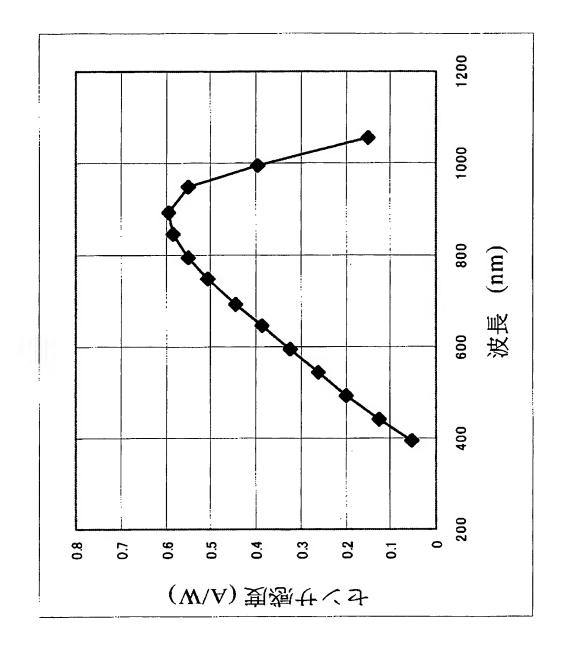
<u>S12</u>

【図17】

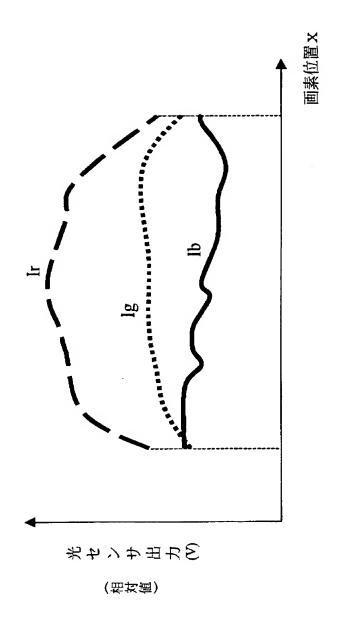


(a) (b)

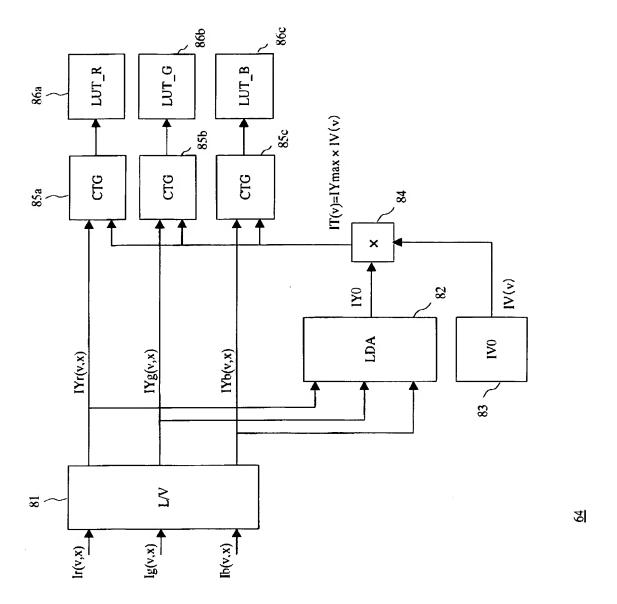
【図18】



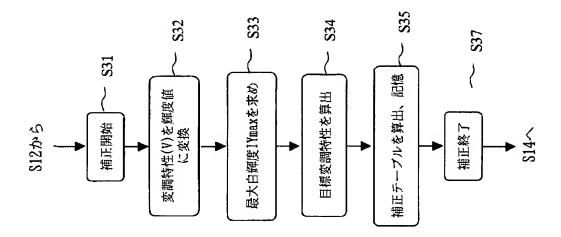
【図19】



【図20】

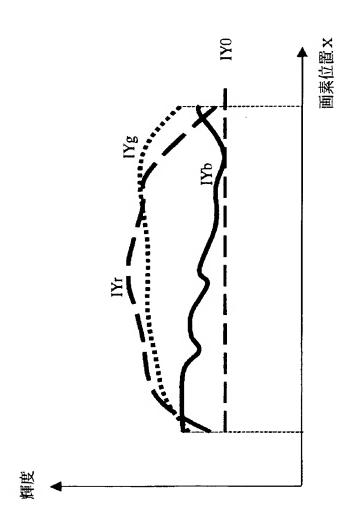


【図21】

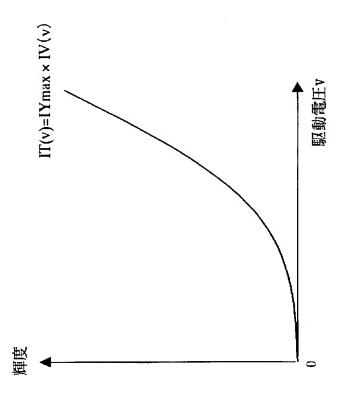


<u>S13</u>

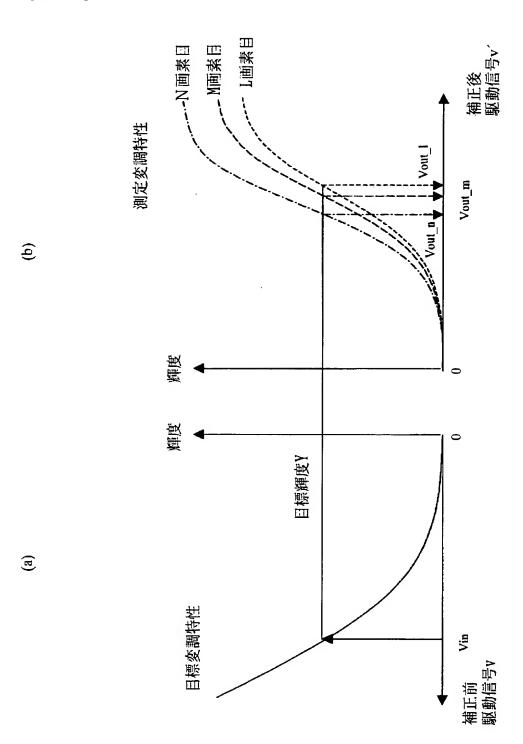
[図22]



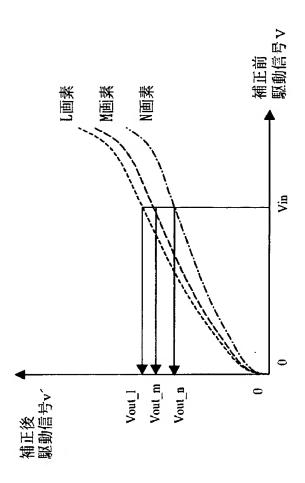
[図23]



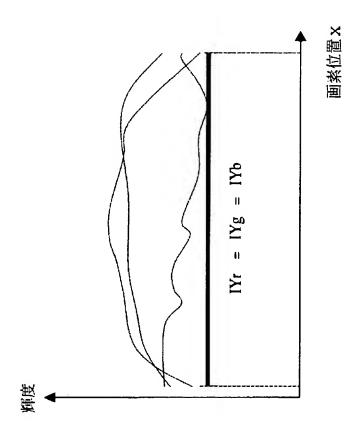
【図24】



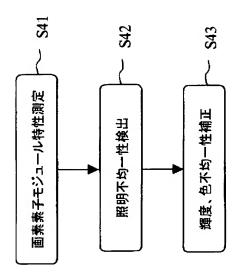
【図25】



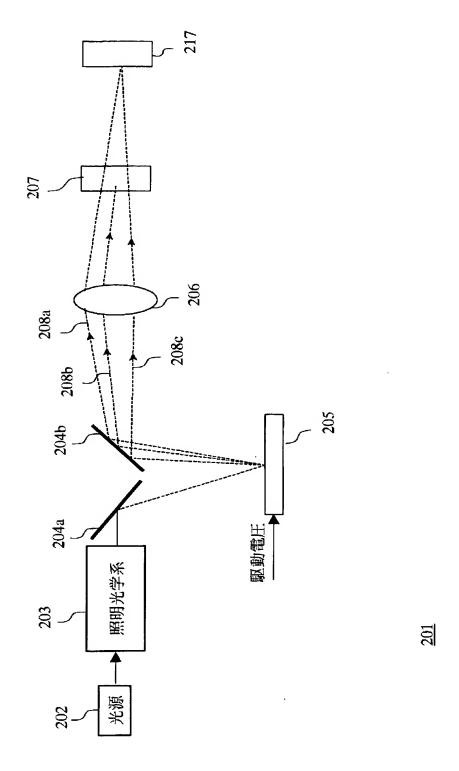
【図26】



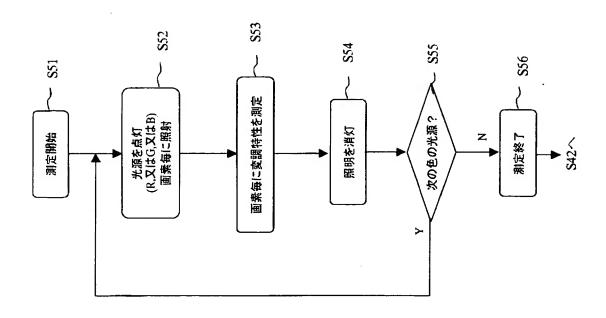
【図27】



【図28】

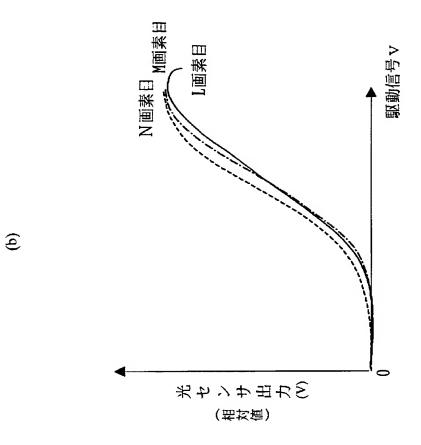


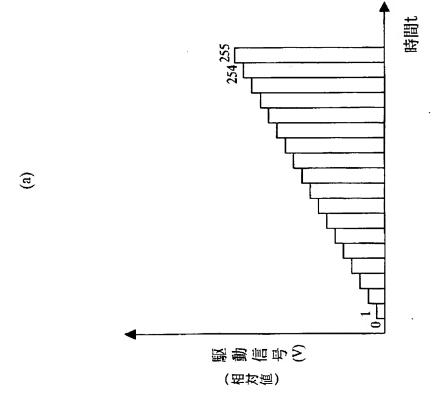
【図29】



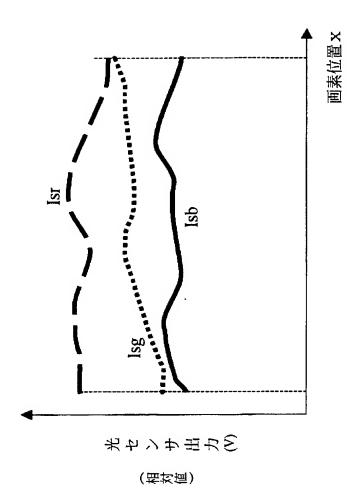
<u>स</u>

【図30】

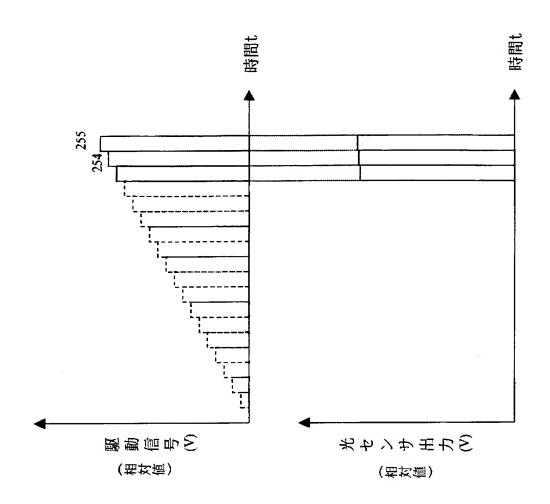




【図31】

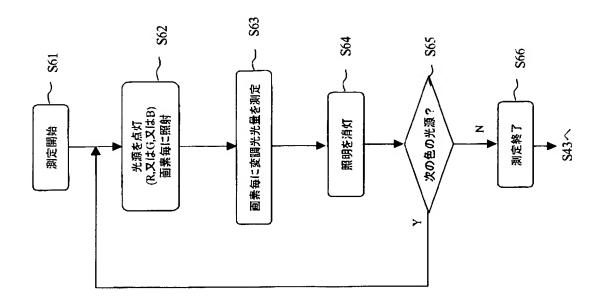


【図32】



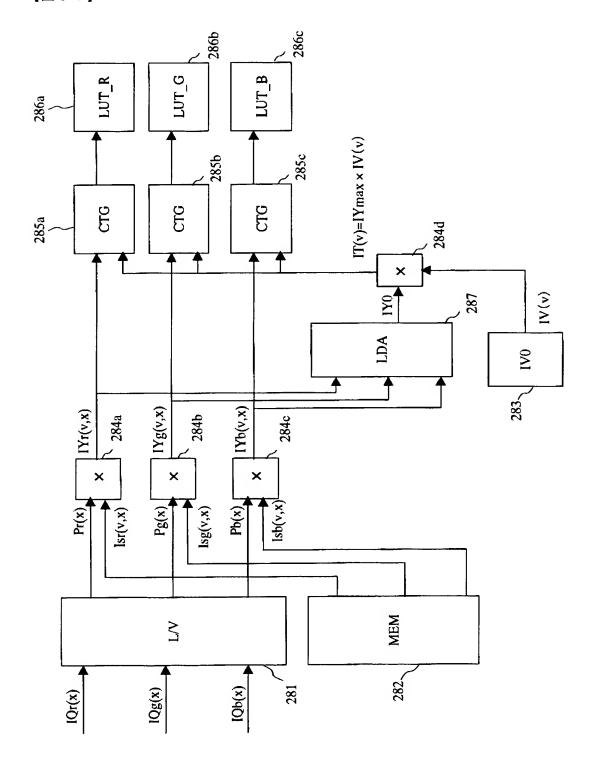
(a) (b)

【図33】

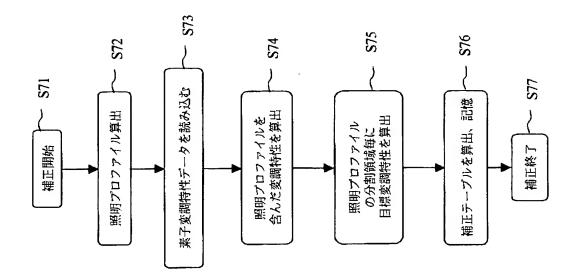


<u>S42</u>

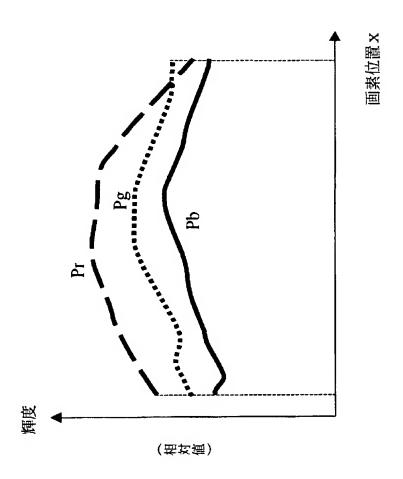
【図34】



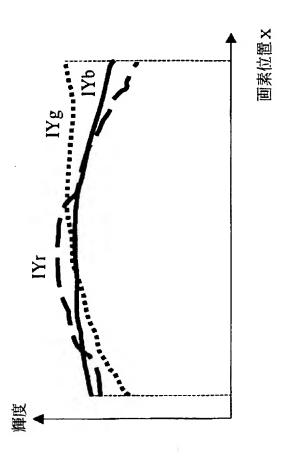
【図35】



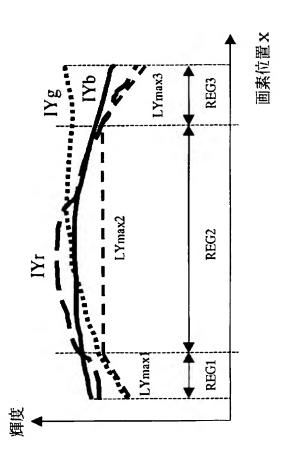
【図36】



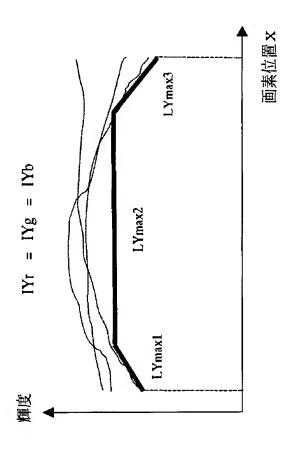
【図37】



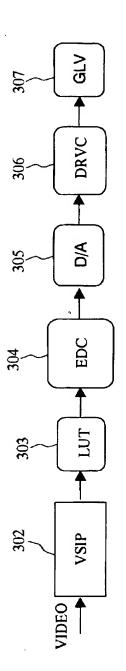
【図38】



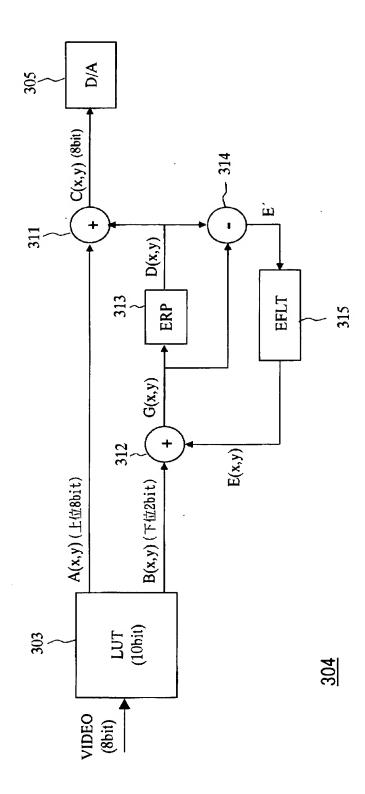
【図39】



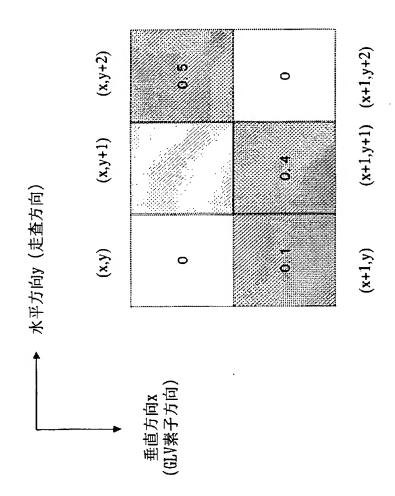
【図40】



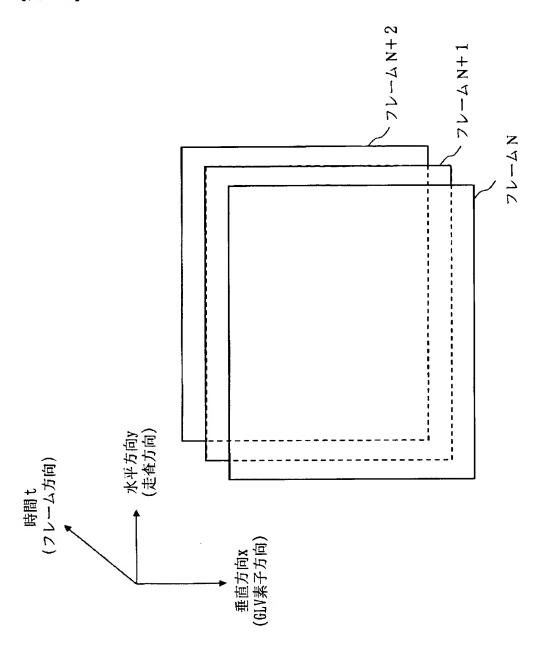
【図41】



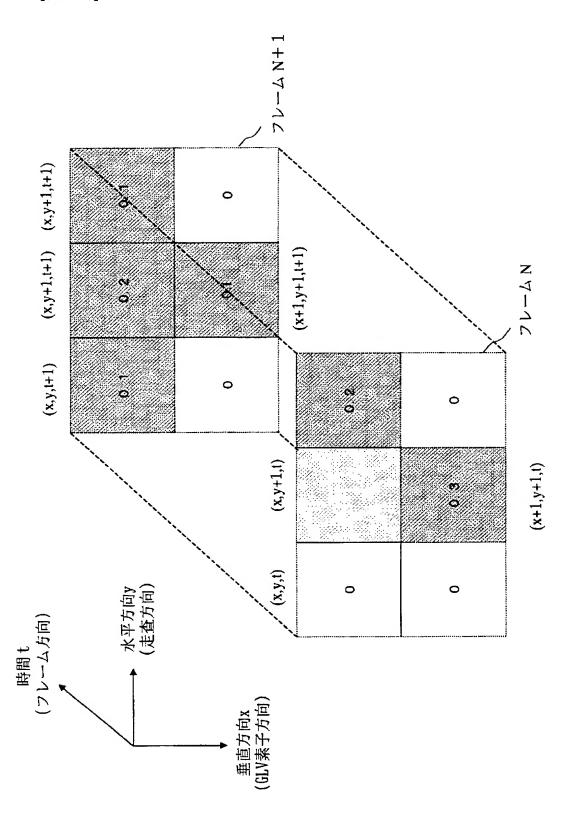
【図42】



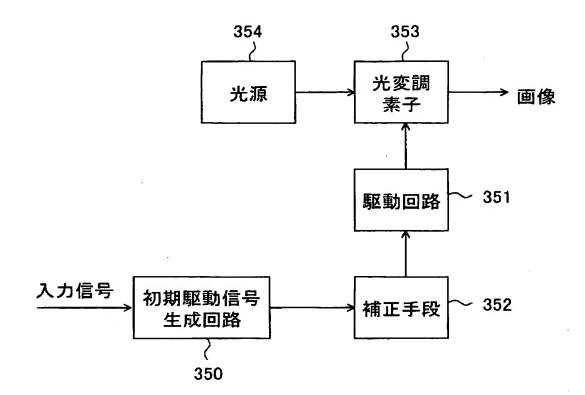
【図43】



【図44】



【図45】



【書類名】要約書

【要約】

【課題】表示画面上に生じる輝度と色の不均一性を低減でき、コンパクトに構成することができる画像生成装置、画像表示装置、画像表示方法、及びかかる補正を行なう光変調素 子調整装置を提供する。

【解決手段】画像表示装置101において、光源部2と、照明光学系3と、光変調部4と、空間フィルタ5(SFT)と、光投射部6と、スクリーン8とに加えて、光検出装置15が設けられている。光検出装置15は、GLV23R,23G,23Bにおける各画素素子の変調特性のバラツキ及び照明条件により表示された輝度と色の不均一性を検出する。光検出装置15で検出した信号に基づいて、表示される色と輝度の不均一性を低減する最適な駆動電圧を求める。

【選択図】図12

認定・付加情報

特許出願の番号

特願2003-319971

受付番号

50301508548

書類名

特許願

担当官

第一担当上席

0090

作成日

平成15年 9月17日

<認定情報・付加情報>

【特許出願人】

【識別番号】

000002185

【住所又は居所】

東京都品川区北品川6丁目7番35号

【氏名又は名称】

ソニー株式会社

【代理人】

申請人

【識別番号】

100094053

【住所又は居所】

東京都台東区柳橋2丁目4番2号 創進国際特許

事務所

【氏名又は名称】 佐藤 隆久



特願2003-319971

出願人履歴情報

識別番号

[000002185]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都品川区北品川6丁目7番35号

氏 名 ソニー株式会社

.